



مهندسی برق - الکترونیک و مخابرات / الکترونیک

محمد

عشقی

شماره تماس: ۲۹۹۰۴۱۸۱

رایانامه: M-Eshghi@sbu.ac.ir

وب سایت:

پروفايل علم سنجی:

تحصیلات

■ آمریکا، مهندسی دیجیتال

فعالیت‌های اجرایی

■ استاد راهنما، ۱۳۸۸ - تا زمان حال

کتاب

■ خانواده ۸۰۵۱

محمد عشقی

آذرخش، ایران، ۱۳۷۹

■ پیاده سازی الگوی تکامل توانایی نرم افزار

محمد عشقی، مارینا فرهودی زاده

مرکز تحقیقات مخابرات ایران، ایران، ۱۳۸۰، شابک: ۷-۲۲۷۳-۶۰-۹۶۴

مقالات علمی چاپ شده در مجلات

■ Detection of heart attack using cross wavelet transformation and support vector machine

Mohamad Hadi Mazidi Sharaf Abadi, Mohammad Eshghi
Applied Medical Informatics

■ Single Channel Source Separation Using Non-Gaussian NMF and Modified Hilbert Spectrum

Seyyedreza Sharafinezhad, Mohammad Eshghi
Journal of Soft Computing and Software Engineering (JSCSE)

■ Aging-aware scheduling and binding in high-level synthesis considering workload effects

Siavash Eshaghi, Mohammad Eshghi
MICROELECTRONICS RELIABILITY, Vol.106, 2020

■ A high-performance 5-to-2 compressor cell based on carbon nanotube FETs

Mehdi Bagherizadeh, Mohammad Hossein Moaiyeri, Mohammad Eshghi
INTERNATIONAL JOURNAL OF ELECTRONICS, Vol.106, pp. 912-927, 2019

■ FPGA implementation of wearable ECG system for detection premature ventricular contraction

Mohamad Hadi Mazidi Sharaf Abadi, Mohammad Eshghi, mohammad reza Raoufy
International Journal of COMADEM, 2019

■ **Routing, Modulation Format, Spectrum and Core Allocation in Space-Division-Multiplexed Programmable Filterless Networks**

Vahid Abedifar, Mohammad Eshghi
OPTICAL FIBER TECHNOLOGY, Vol.49, pp. 37-49, 2019

■ **An ultra-low power amplifier for wearable and implantable electronic devices**

Fatemeh Karami Horestani, Mohammad Eshghi, Mohammadreza Yazdchi
MICROELECTRONIC ENGINEERING, Vol.216, pp. 111054-111061, 2019

■ **Detection of premature ventricular contraction (PVC) using linear and nonlinear techniques: an experimental study**

Mohamad Hadi Mazidi Sharaf Abadi, Mohammad Eshghi, Mohammad Reza Raoufy
Cluster Computing-The Journal of Networks Software Tools and Applications, Vol.300, pp. 1-16, 2019

■ **Routing, Modulation, and Spectrum Assignment in Programmable Networks Based on Optical White Boxes**

Vahid Abedifar, Marija Furdek, Ajmal Muhammad, Mohammad Eshghi, Lena Wosinska
Journal of Optical Communications and Networking, Vol.10, pp. 723-735, 2018

■ **Cost and Power Efficient FPGA based Stereo Vision System Using Directional Graph Transform**

Mohammad Dehnavi, Mohammad Eshghi
JOURNAL OF VISUAL COMMUNICATION AND IMAGE REPRESENTATION, Vol.1, pp. 1-10, 2018

■ **Lifetime-aware scheduling in high level synthesis**

Siavash Eshaghi, Mohammad Eshghi
MICROELECTRONICS RELIABILITY, Vol.91, pp. 86-97, 2018

■ **FPGA based real-time on-road stereo vision system**

Mohammad Dehnavi, Mohammad Eshghi
JOURNAL OF SYSTEMS ARCHITECTURE, Vol.81, pp. 32-43, 2017

■ **Design and Evaluation of an Efficient Schmitt Trigger-based Hardened Latch in CNTFET Technology**

Majid Moghaddam, Mohammad Hossein Moaiyeri, Mohammad Eshghi
IEEE TRANSACTIONS ON DEVICE AND MATERIALS RELIABILITY, Vol.17, pp. 267-277, 2017

■ **Digital Counter cell Design using carbon nanotube FETs**

Bagherizadeh Mehdi, Mohammad Hossein Moaiyeri, Mohammad Eshghi
JOURNAL OF APPLIED RESEARCH AND TECHNOLOGY, Vol.15, pp. 211-222, 2017

■ **FinFET Based Level Converter for Multi-VDD System Design**

Majid Moghaddam, Mohammad Hossein Moaiyeri, Mohammad Eshghi
Journal on Computer Science and Engineering, Vol.14, pp. 23-28, 2016

■ **Noise and Process Variation Tolerant Low-Power High-Speed and Low-Energy Full Adders in CNFET Technology**

Yavar Safaei Mehrabani, Mohammad Eshghi
IEEE TRANSACTIONS ON VERY LARGE SCALE INTEGRATION (VLSI) SYSTEMS, Vol.pp, pp. 1-14, 2016

■ **A New High Speed Carbon Nanotube Field Effect Transistor-Based Structure for 4-to-2 Compressor Cell**

Mehdi Bagherizadeh, Mohammad Eshghi
JOURNAL OF COMPUTATIONAL AND THEORETICAL NANOSCIENCE, Vol.13, pp. 1006-1012, 2016

■ **Design and Simulation of a Multi-channel Neural Recording Microsystem with Inductive Power Telemetry Link**

Fatemeh Karami Horestani, Mohammad Eshghi, Mohammadreza Yazdchi
INDIAN JOURNAL OF SCIENCE AND TECHNOLOGY, Vol.9, pp. 1-8, 2016

■ **An Ultra-Low-Power 9T SRAM Cell Based on Threshold Voltage Techniques**

Majid Moghaddam, Somayyeh Timarchi, Mohammad Hossein Moaiyeri, Mohammad Eshghi
CIRCUITS SYSTEMS AND SIGNAL PROCESSING, Vol.35, pp. 1437-1455, 2016

■ **A Low-Power Multiplier Using an Efficient Single-Supply Voltage Level Converter**

Majid Moghaddam, Mohammad Hossein Moaiyeri, Mohammad Eshghi, Ali Jalali
JOURNAL OF CIRCUITS SYSTEMS AND COMPUTERS, Vol.24, 2015

■ **A two-objective optimization scheme for high-OSNR and low-power-consuming all-optical networks**

Vahid Abedifar, , Mohammad Eshghi
OPTICAL FIBER TECHNOLOGY, Vol.21, pp. 115-121, 2015

■ **An optimized design of optical networks using evolutionary algorithms**

Vahid Abedifar, Mohammad Eshghi
JOURNAL OF HIGH SPEED NETWORKS, Vol.1, pp. 11-27, 2014

■ **A Novel Low-Energy CNFET-Based Full Adder Cell Using Pass-Transistor Logic**

reza faghiih mirzaee, yavar safaei mehrabani, Mohammad Eshghi
International Journal of High Performance Systems Architecture, 2014

■ **HIGH-SPEED HIGH-FREQUENCY AND LOW-PDP CNFET FULL ADDER CELLS**

Mohammad Eshghi, yavar safaei mehrabani
JOURNAL OF CIRCUITS SYSTEMS AND COMPUTERS, 2014

■ **A Fast Placement Algorithm for Embedded Just-In-Time Reconfigurable Extensible Processing Platform**

Seyedhassan Daryanavard, Mohammad Eshghi, Ali Jahanian
JOURNAL OF SUPERCOMPUTING, Vol.71, pp. 121-143, 2014

■ **A Symmetric Multi-Threshold High-Speed and Efficient-Energy 1-Bit Full Adder Cell Design Using CNFET Technology**

Yavar Safaei Mehrabani, Mohammad Eshghi
CIRCUITS SYSTEMS AND SIGNAL PROCESSING, Vol.34, pp. 739-759, 2014

■ **A Low-Voltage Single-Supply Level Converter for Sub-VTH /Super-VTH Operation 0.3V to 1.2V**

Majid Moghaddam, Mohammad Eshghi, Mohammad Hossein Moaiyeri
International Journal of Computer Applications, Vol.69, pp. 14-18, 2013

■ **Nonlinear Active Noise Cancellation using Bacterial Foraging Optimization Algorithm**

Shiva Gholami Boroojeni, Mohammad Eshghi
IET signal processing journal, Vol.6, pp. 364-373, 2012

■ **Design and optimization of single and multiple-loop reversible and quantum feedback circuits**

, , Mohammad Eshghi
JOURNAL OF CIRCUITS SYSTEMS AND COMPUTERS, Vol.21, 2012

■ **Design and Implementation of an ASIP-Based Crypto Processor for IDEA and SAFER K-64**

Reza Faghiih Mirzaee, Mohammad Eshghi
IJDATICS journal International Journal of Design Analysis and Tools for Integrated Circuits and Sy, Vol.3, pp. 21-30, 2012

■ **Active noise control using an adaptive bacterial foraging optimization algorithm**

Shiva Gholami Boroojeni, Mohammad Eshghi
Signal Image and Video Processing, Vol.10, 2012

■ **Design and implementation of a real time and train less eye state recognition system**

Mohammad Dehnavi, Mohammad Eshghi
Nanoscale Research Letters, Vol.30, 2012

■ **Mehrab Maps One-Dimensional Piecewise Nonlinear Chaotic Maps**

, , Mohammad Eshghi, Mahdi Safarnejad borujeni
INTERNATIONAL JOURNAL OF BIFURCATION AND CHAOS, Vol.22, 2012

■ **Clustered NOC a suitable design for group communications in Network on Chip**

Mohammad Reza Seifi, Mohammad Eshghi
COMPUTERS and ELECTRICAL ENGINEERING, Vol.38, pp. 82-95, 2012

■ **Respiration-rate estimation of a moving target using impulse-based ultra wideband radars**

Mehran Baboli, Azadeh Sharafi Tafreshi Moghadam, Mohammad Eshghi,
Australasian physical Engineering Science in Medicine, Vol.30, 2011

■ **Chaotic image encryption system using phase-magnitude transformation and pixel substitution**

■ **Controlled gates for multi-level quantum computation**

, Aliakbar Niknafs, Mohammad Eshghi
Quantum Information Processing, Vol.10, pp. 241-256, 2011

■ **Two novel low-power and high-speed dynamic carbon nanotube full-adder cells**

Mehdi Bagherizadeh, Mohammad Eshghi
Nanoscale Research Letters, Vol.1, 2011

■ **EFFICIENT MRC BASED RESIDUE TO BINARY CONVERTERS FOR THE NEW MODULI SETS $(2^{2n-1} 2^n 1 - 1)$ AND $(2^{2n} 2^n - 1 2^{n-1} - 1)$**

, , Keyvan Navi, Mohammad Eshghi
IEICE TRANSACTIONS ON INFORMATION AND SYSTEMS, 2009

■ **Optimization of reversible BCD-Full adder /subtractor using genetic algorithm and don't care concept**

Mohammad Eshghi, Keyvan Navi, ,
INTERNATIONAL JOURNAL OF QUANTUM INFORMATION, Vol.7, pp. 969-989, 2009

■ **Efficient MRC-Based Residue to Binary Converters For the New Moduli Sets $(2^{2n} 2^{n-1} 2^n 1 - 1)$ and $(2^{2n} 2^n - 1 2^{n-1} - 1)$**

Keyvan Navi, Mohammad Eshghi,
IEICE TRANSACTIONS ON INFORMATION AND SYSTEMS, Vol.92, 2009

■ **An efficient hybrid solution for pronouncing farsi text**

Mohammad Eshghi, Ehsan Rasekh
International Journal of Speech Technology, 2008

■ **Optimized reversible multiplier circuit**

, , Keyvan Navi, Mohammad Eshghi
JOURNAL OF CIRCUITS SYSTEMS AND COMPUTERS, 2008

■ **Heuristic methods to use don't cares in automated design of reversible and quantum logic circuits**

, Mohammad Eshghi
Quantum Information Processing, 2008

■ **Using immune genetic algorithm in ATPG**

Mohammad Eshghi, Mahdi Azimipour, Mohammadreza Bonyadi
Australian journal of basic and applied sciences (MSRT BLACKLIST), 2008

■ **بررسی فن آوری سیستم های اطلاعات جغرافیایی در ایران**

محمد عشقی

خبرنامه انفورماتیک، ۱۳۷۴

■ **استاندارد سیستم های اطلاعات جغرافیایی چرا و چگونه**

محمد عشقی

خبرنامه انفورماتیک، ۱۳۷۳

■ **مقالات علمی ارائه شده در همایش ها**

■ **Routing, Modulation Format, Spectrum and Core Allocation in SDM Networks Based on Programmable Filterless Nodes**

Vahid Abedifar, Marija Furdek, Ajmal Muhammad, Mohammad Eshghi, Lena Wosinska
OSA Advanced Photonics Congress (Photonic Networks and Devices)

■ **ASIP Design for Two dimensional cordic based DFT and DCT algorithms**

Mohammad Pivezhandi, Mohammad Eshghi
6th International conference on computer and knowledge engineering- ICCKE2016, Vol.6, pp.269-273

■ **A Low-Voltage Level Shifter Based on Double-Gate MOSFET**

Majid Moghaddam, Mohammad Hossein Moaiyeri, Mohammad Eshghi
18th CSI International Symposium on Computer Architecture Digital Systems (CADS 2015), pp.1-5

■ **An optimized virtual network mapping using PSO in cloud computing**

Vahid Abedifar, Mohammad Eshghi, ,
Iranian conference of electrical engineering (ICEE2013), pp.1-6

■ **Omnifont Persian OCR System Using Primitives**

Mohammad Eshghi
ICIT Conference

■ **Single - Channel Audio Source Separation Using Adaptive EEMD and Local Margin Spectrum**

Mohammad Eshghi
20th Iranian Conference on Electrical Engineering (ICEE)

■ **A Bacterial Foraging Optimization Algorithm with Self-Tuning**

Mohammad Eshghi
20th Iranian Conference on Electrical Engineering (ICEE)

■ **DESIGN OF A RECONFIGURABLE PARALLEL CONVOLVER**

Mohammad Eshghi
the 19th International Conference on Systems Signals and image Processing IWSSIP 2012

■ **Non-iterative RNS Division Algorithm**

, Mohammad Eshghi
proceeding of the International multiconference of engineers and computer scientists 2012(IMECS 2012)

■ **Image Denoising Using Adaptive Ensemble Empirical Mode Decomposition**

Seyyedreza Sharafinezhad, , Mohammad Eshghi
7th Iranian Conference on Machine vision and image processing

■ **design and implementation of a random bit sequence generator using chaotic maps**

Mohammad Eshghi
the fifth ASIA- PACIFIC workshop on chaos control and synchronization

■ **a chaotic image encryption system**

Mohammad Eshghi
the fifth ASIA- PACIFIC workshop on chaos control and synchronization

■ **Design of an ANC system using PBS-LMS algorithm in the secondary path modeling filter**

Shiva Gholami Borojeni, Mohammad Eshghi, Ali Jalali
INTER-NOISE and NOISE-CON Congress and Conference Proceedings

■ **A modular design for an active noise control system**

Mohammad Eshghi, Ali Jalali
IEEE TENCON 2008

■ **A clustered noc in group communication**

Mohammad Eshghi
IEEE TENCON 2008

■ **On design of multiple-valued sequential reversible circuits for nanotechnology based systems**

Mohammad Eshghi
IEEE TENCON 2008

■ **Behavioral model of V and V gates to implement the reversible circuits using quantum gates**

Mohammad Eshghi,
IEEE TENCON 2008

■ **An efficient inner (de) interleaver architecture for DVB-T systems**

, Mohammad Eshghi, Hamidreza Tanhaee Adimi

■ **Design and implementation of a parallel adaptive filter using PBS-LMS algorithm in a convex structure**

Mohammad Eshghi

6th IEEE east-west design test symposium ewdts 2008

■ **A parallel circular-scan architecture using multiple-hot decoder**

Mohammad Eshghi,

15th international conference mixed design of integrated circuits and systems

■ **Convex combination of two adaptive filters for PBS-LMS algorithm**

Mohammad Eshghi

15th international conference mixed design of integrated circuits and systems

■ **Efficient test patterns generation for VLSI circuits using immune genetic algorithm**

Mohammad Eshghi, Mahdi Azimipoor, Mohammadreza Bonyadi

9th IEEE latin-american test workshop

■ **Design and simulation of encryption system based on pseudo random number generator and tompkins-paige permutation algorithm using VHDL**

Mohammad Eshghi

proceedings of the international conference on robotics vision information and signal processing ro

■ **A modification to circular-scan architecture to improve test data compression**

Mohammad Eshghi

15th International conference on advanced computing and communications(DCOM 2007)

■ **Optimizing the reversible full adder circuit**

Mohammad Eshghi

IEEE Proceedings of East-West Design and Test Symposium EWDTS 07

■ **Design of reduced quantum cost reversible BCD adder**

Mohammad Eshghi

IEEE Proceedings of East-West Design and Test Symposium EWDTS 07

■ **Design and implementation of a fast active noise control system on FPGA**

Ali Jalali, Shiva Gholami Borojeni, Mohammad Eshghi

proceeding of the 15th mediterranean conference on control automation

■ **A hardware design foer an online ANC system**

Mohammad Eshghi, Shiva Gholami Boroojeni, Ali Jalali

proceeding of the 15th mediterranean conference on control automation

■ **PWL Approximation of Hyperbolic Tangent and the First Derivative for VLSI Implementation**

Mohammad Eshghi

ISSAP-2007

■ **Implementation a Fast Architecture of Wavelet Packet Transform with Tree Structure on FPGA**

Mohammad Eshghi, mohsen amiri farahani

ISSAP-2007

■ **An Approach to Recognize and Pronounce Words with Alternative Pronunciations in Farsi**

Mohammad Eshghi

ISSAP-2007

■ **DESIGN AND IMPLEMENTATION OF A FAST ANC SYSTEM ON FPGA**

Mohammad Eshghi

ISSAP-2007

■ **Computer Brain Interface (CBI)**

Mohammad Eshghi, Morteza Ansari

CATA2007 conference

■ A Pipelined Architecture for a 20-point PFA

Mohammad Eshghi
IEEE TENCON

■ A Syllable-Phoneme Solution for Efficient Farsi Text-to-Speech Systems

Mohammad Eshghi
IEEE TENCON

■ An Efficient Network for Farsi Text to Speech Conversion Using Vowel State

Mohammad Eshghi
IEEE TENCON

■ Architecture of a Wavelet Packet Transform Using Parallel Filters

Mohammad Eshghi
IEEE TENCON

■ Implementation of PBS_LMSalgorithm for adaptive Filters on FPGA

Mohammad Eshghi
IEEE TENCON

■ An Optimized Systolic Array Architecture for Full Search Block Matching Algorithm and its Implementation on FPGA chips

Mohammad Eshghi
IEEE International Conferene on Circuits Systems

■ Design and Implementation of a New Persian Digits OCR Algorithm on FPGA Chips

Mohammad Eshghi
14th Euoropean Signal Processing Conference

■ Parametrizable Implementation of Full Search Block Matching Algorithm using FPGA for real-time applications

Mohammad Eshghi
IEEE fifth International Caracas Conferene on Devices Circuits and Systems Punta Cana Dominican Republic

■ Design and Implementation of a PCI bus controller

Mohammad Eshghi
The 11th International Conference on Electrical Engineering

■ A SELF-TIMED PIPELINED FLOATING POINT FFT PROCESSOR ARCHITECTURE

Mohammad Eshghi
Intenational Symposium Signas Circuits and Systems

■ Modeling and reducing overtaking accidents on two-lane curved road

کسری رضاقلی پور، نگین مسعودان، محمد عشقی
دومین کنفرانس پردازش سیگنال و سیستم های هوشمند، صفحات: ۱-۵

■ Video Steganography Algorithm based on motion vector of moving object

کسری رضاقلی پور، محمد عشقی
هشتمین کنفرانس فناوری اطلاعات و دانش، نسخه ۶، ۲۰۱۶، صفحات: ۱۸۳-۱۸۷

■ How does node architecture impact reconfigurable optical networks

وحید عابدی فر، محمد عشقی
بیست و چهارمین کنفرانس مهندسی برق ایران، صفحات: ۱۴۰۴-۱۴۰۹

■ A new comparison algorithm for general φ -moduli set RNS

تارا اجلالی، محمد عشقی
بیست و چهارمین کنفرانس مهندسی برق ایران، نسخه ۱، صفحات: ۸۲-۸۵

■ یک الگوریتم آنلاین مبتنی بر روش سوپررزولوشن، جهت پردازش تصاویر ویدئویی
فهیمة قهاری آهنگرکلائی، کیان جعفری دینانی، محمد عشقی
نهمین کنفرانس ماشین بینایی و پردازش تصویر ایران

■ Ultra Low-Power γ T SRAM Cell Design Based on CMOS

مجید مقدم، محمدحسین معیری، محمد عشقی
بیست و سومین کنفرانس مهندسی برق ایران، صفحات: ۱۳۵۷-۱۳۶۱

■ Design of CAD ASIP for JIT extensible processor Case study on PathFinder routing algorithm

سیدحسن دریانورد، محمد عشقی، علی جهانیان
بیست و سومین کنفرانس مهندسی برق ایران

■ Radix-۴ Implementation of Redundant Interleaved Modular Multiplication on FPGA

لقمان رحیم زاده، محمد عشقی، سمیه تیمارچی
صفحات: ۵۲۳-۵۲۶، CEE۲۰۱۴، بیست و دومین کنفرانس مهندسی برق ایران

■ Low-Voltage Multi-VTH Single-Supply Level Converters Based on CNTFETs

مجید مقدم، محمدحسین معیری، علی جلالی، محمد عشقی
بیست و دومین کنفرانس برق ایران، نسخه ۲۲، صفحات: ۳۶۶-۳۷۰

■ طراحی یک الگوریتم پیروی از دیوار برای خودروی هوشمند جهت طی پیچ ها

کمال قلی زاده طلوتی، علی جلالی، محمد عشقی
CEE۲۰۱۲، بیستمین کنفرانس مهندسی برق ایران

■ Real Time Eye State Recognition

محمد دهنوی، نونا عطارزاده، محمد عشقی
نوزدهمین کنفرانس مهندسی برق ایران

■ تشخیص حروف جدا و پیوسته فارسی با استفاده از عناصر ابتدایی تشکیل دهنده حروف

محمد عشقی، شهاب انصافی، محمود میرعمادی، مهسا ناصری، آذرخش کی پور
هفدهمین کنفرانس مهندسی برق ایران

■ Design an intelligent curve to reduce the accident rate

نگین مسعودیان، محمد عشقی
هشتمین کنگره انجمن مهندسين متالوژی ایران

■ Design and Simulation of a Time Division Multiplexer for Multi-channel Neural Recording Microsystem

محمد عشقی
سمپوزیوم فولاد ۸۰، صفحات: ۱-۵

■ افزایش قابلیت اعتماد در سنتز سطح بالای سیستم های دیجیتال

سیاوش اسحقی

۱۳۹۹

■ طراحی و پیاده سازی سامانه الکتروکاردیوگرام قابل حمل مبتنی بر پیش بینی ایست قلبی با تمرکز به آریتمی زود رس بطنی

محمد هادی مزیدی شرف آبادی

۱۳۹۸

■ EEG طراحی مدار آنالوگ کم توان برای کاربرد در سیستم ثبت سیگنال

فاطمه کرمی هرستانی

۱۳۹۸

■ بهینه سازی سخت افزاری شبکه نوری با قابلیت پیکر بندی مجدد معماری گره ها بر حسب تقاضا

وحید عابدی فر

۱۳۹۷

■ در تصاویر استریو به منظور تشخیص عمق و آشکارسازی موانع در تصاویر ترافیکی FPGA بهره گیری از

محمد دهنوی

۱۳۹۷

■ طراحی مدارهای توان پایین مورد استفاده در پردازنده

مجید مقدم

۱۳۹۶

■ (ASIP) افزایش کارایی بسترهای قابل پیکربندی مجدد در زمان – اجرا با استفاده از پردازنده های خاص منطوره

سیدحسن دریانورد

۱۳۹۴

■ طراحی فیلترهای دیجیتال پیشرفته برای کاربرد حذف نویز

شیوا غلامی بروجنی

۱۳۹۱

■ نگاشت آشوبناک جدید در رمز نگاری تصویر

شهرام اعتمادی بروجنی

۱۳۸۹

پایان نامه های کارشناسی ارشد

■ FPGA طراحی و پیاده سازی یک الگوریتم فراتفکیک پذیری بر روی بستر

دنیا خالیدیان

۱۳۹۹

■ طراحی و پیاده سازی سخت افزاری الگوریتم های رمزنگاری برای اینترنت اشیا در حوزه سلامت

■ CNTFET بهبود سلول دسترسی تصادفی ایستا با توان مصرفی پایین مبتنی بر ترانزیستور های

مهرداد زنگنه

۱۳۹۹

■ طراحی کمپرسور تقریبی کارآمد مبتنی بر تکنولوژی های نانو

دانیال رستمی

۱۳۹۹

■ پیاده سازی سخت افزاری نمونه بردار گاوسی در رمزنگاری همریخت با عملکرد بالا

بابک فروغی

۱۳۹۸

■ طراحی و پیاده سازی سخت افزاری یک مسیر یاب کم توان ازدحام-آگاه در شبکه بر تراشه

حسین میر

۱۳۹۸

■ شبکه حسگر بیسیم بدنی با دقت تشخیص بالا و ایمن در برابر خطاهای تکی و چند گانه

مژگان محمدی نژاد

۱۳۹۸

■ بهینه سازی سیستم های سایبر فیزیکی حمل و نقل درون شهری با محوریت موج سبز متقاطع

محمدجواد جهانگیری

۱۳۹۷

■ FINFET طراحی معماری جدید برای استاتیک رم توان پایین بر مبنای تکنولوژی

مسعود برموده

۱۳۹۷

■ پیاده سازی سخت افزاری راهگزینی خزشی تحمل پذیر اشکال در شبکه های بر تراشه

علی عزیزی

۱۳۹۷

■ تشخیص خواب آلودگی بر اساس شنوایی

ناهید انصاری

۱۳۹۶

■ تشخیص خواب آلودگی راننده در شب و یا با عینک

فرشید قاسمی نژاد

۱۳۹۶

■ جهت حذف نویز خروجی یک سیستم غیرخطی گسسته در زمان FPGA پیاده سازی فیلتر کالمن توسط

■ طراحی و پیاده سازی الگوریتم سوپررزولوشن بر مبنای چارچوب "بایزین" جهت پردازش تصاویر ویدئویی
فهیمة قهاری آهنگرکلانی

۱۳۹۶

■ شبیه سازی سیستم سایبر فیزیکی در لایه سیستم های الکترونیکی

نگار آقاپور صباغ

۱۳۹۶

■ طراحی ماژول های امنیت سخت افزاری توسعه یافته برای کاربری عمومی

وحید محبوبی مراد

۱۳۹۵

■ (RNS) مقایسه اعداد در سیستم اعداد مانده ای

تارا اجلالی

۱۳۹۵

طراحی و پیاده سازی یک نمونه دستگاه اندازه گیری اشعه ماوراءبفش در طیف های مختلف فرکانسی با استفاده از سنسور ایرانی و با امکانات
خاص

سیدمجید برقعی

۱۳۹۵

■ طراحی و شبیه سازی سخت افزاری الگوریتم تشخیص تومور مغزی در تصاویر

نیلوفر طاهری

۱۳۹۵

■ طراحی سخت افزاری الگوریتم تقسیم در سیستم اعداد مانده ای

آرمین سموات

۱۳۹۵

■ بر اساس بردارهای حرکت $H.۲۶۴/AVC$ پنهان نگاری ویدئوی فشرده سازی شده با استاندارد

کسری رضاقلی پور

۱۳۹۵

■ پیاده سازی سخت افزاری الگوریتم های تخمین حرکت جهت کاهش افزونگی زمانی

مهدی صفاری

۱۳۹۴

■ طراحی یک ریزپردازنده با مجموعه دسترالعمل های خاص منظوره تشخیص خواب آلودگی با استفاده از سیگنال های

فرید نقاش

۱۳۹۴

■ پیاده سازی سخت افزاری آشکارسازی چهره بر روی تراشه

محمدسعید خادم

۱۳۹۴

■ VHDL با استفاده از FPGA بر روی LCD طراحی و پیاده سازی مدار واسط پروتکل ارتباطی سریال برای راه انداز نمایشگر های

مسعود رحیمی

۱۳۹۴

■ (ECC) و الگوریتمهای رمز مبتنی بر منحنی خم بیضوی RSA برای الگوریتم رمزنگاری نامتقارن (ASIP) طراحی پردازنده خاص منظوره

مجید زواره

۱۳۹۴

■ تشخیص سبقت غیرمجاز در جاده های کوهستانی

نگین مسعودیان

۱۳۹۴

■ OCR بازشناسی متون فارسی از تصویر با استفاده از عناصر ابتدایی حروف

عاطفه میرزائی صفت

۱۳۹۴

■ بهینه سازی حافظه با دسترسی تصادفی ایستای کم مصرف

محسن محمدی

۱۳۹۳

■ طراحی و پیاده سازی بستر سخت افزاری برای شبیه سازی شبکه حسگر اطراف بدن

عرفان قیاسی

۱۳۹۳

■ FPGA پیاده سازی سخت افزاری ضرب کننده منحنی بیضوی بر روس

لقمان رحیم زاده

۱۳۹۳

■ طراحی و پیاده سازی پردازنده خاص رمزنگاری با سه الگوریتم متداول

کریم شهبازی

۱۳۹۳

■ شبیه سازی و اندازه گیری حالت الکترون در یک نقطه کوانتومی به کم ک ترانزیستور تک الکترونی

مصطفی باشی

۱۳۹۳

■ مطالعه و شبیه سازی شبکه های عصبی موجود در برل کرتکس

غزال آذرفر

۱۳۹۳

■ دست نویس فارسی با استفاده از عناصر ابتدایی تشکیل دهنده حروف OCR طراحی و پیاده سازی

مهرداد مرادی

۱۳۹۲

■ تشخیص سرطان سینه به وسیله تصویر برداری توسط امواج فرایه‌ن باند

مهرناز رونق

۱۳۹۲

■ طراحی تبدیل کننده دیجیتال سطح ولتاژ در ناحیه زیر آستانه به منظور کاهش توان مصرفی

مجید مقدم

۱۳۹۲

■ (WBAN) بررسی و بهبود قابلیت اطمینان در شبکه های اطراف بدن

بهناز پورمحسنی

۱۳۹۲

■ طراحی و پیاده سازی سخت افزاری یک الگوریتم نهان نگاری در تصویر

شهرام صادقی مرشت

۱۳۹۱

■ تشخیص سرطان سینه با استفاده از توموگرافی با امواج فرایه‌ن

هدی عباسی زنجانی

۱۳۹۱

■ بررسی ساختار و معماری شبکه های نوری در پردازش ابری

وحید عابدی فر

۱۳۹۱

■ طراحی و پیاده سازی لایه فیزیکی رادیو شناختگر بر اساس روش فیلترهای مجتمع

سلاله طبرستانی

۱۳۹۰

■ جداسازی کور منابع مبتنی بر روش خوشه بندی

سیدرضا شرفی تژاد

۱۳۹۰

■ طراحی برای پیاده سازی سخت افزاری یک الگوریتم آشکارساز چهره

سوران میرزاپور

۱۳۹۰

■ با بکارگیری کد کاغذ مرطوب Quantization perturbed طراحی و پیاده سازی الگوریتم نهان نگاری

یاسر محسنی بهبهانی

۱۳۹۰

■ طراحی و پیاده سازی سخت افزاری سیستم مانیتورینگ خواب آلودگی راننده

محمد دهنوی

۱۳۹۰

■ FPGA خاص منظوره پردازش صوت با DSP طراحی و پیاده سازی

بهنام فضلعلی

۱۳۹۰

■ FPGA برروی تراشه chaos طراحی و پیاده سازی الگوریتم رمزنگاری تصویر بر اساس

هیمن خانزادی

۱۳۸۹

■ DVB-RCS در استاندارد turbo طراحی و پیاده سازی دیکودر کدهای

احسان صبور

۱۳۸۹

■ FPGA طراحی و پیاده سازی یک معماری نوین برای فایروال سخت افزاری با استفاده از پیکربندی جزئی بر روی

امیر چکینی

۱۳۸۹

■ ارائه روشی جدید برای حذف نویز از سیگنال گفتار به کمک تبدیل موجک

علی عامری مه آبادی

۱۳۸۵

■ بررسی و مقایسه الگوریتم های تبدیل موجک و بهینه سازی و پیاده سازی آن با زبان توصیف سخت افزاری در پردازش تصویر

محسن امیری فراهانی

۱۳۸۵

اختراعات و اکتشافات

هدایت و کنترل وسیله ها، راننده ها، و رانندگی وسایل نقلیه(زمینی و دریایی و هوایی و ...) از راه دور با استفاده از سیستمهای مخابراتی و

■ ارتباط بیسیم پر سرعت

محمد عشقی، احسان تن قطاری