



مهندسی و علوم کامپیوتر / معماری کامپیوتر و شبکه

کیوان ناوی

شماره تماس: ۲۹۹۰۲۲۸۶

رایانامه: k-navi@sbu.ac.ir

وب سایت: <http://facultymembers.sbu.ac.ir/navi>

پروفاایل علم سنجی: http://scimet.sbu.ac.ir/Keivan_Navi

تحصیلات

■ فرانسه، مهندسی کامپیوتر – معماری کامپیوتر

علاقه پژوهشی

■ نانو تکنولوژی

■ طراحی مدارات پرتراکم

فعالیت‌های اجرایی

■ سرپرست معاون پژوهشی پژوهشکده علوم شناختی و مغز، ۱۳۹۵ ← ۱۳۹۸

■ معاون تحصیلات تکمیلی دانشکده، ۱۳۹۳ ← ۱۳۹۴

■ استاد راهنمای آموزشی، ۱۳۹۰ ← ۱۳۹۱

کتاب

■ نانوتکنولوژی و منطق مبتنی بر اسپین

فرنوش فرزانه، کیوان ناوی

ناقوس، ایران، ۱۳۹۵، شابک: ۹۷۸-۹۶۴-۳۷۷-۹۸۲-۵

■ پیشرفته VLSI مدارهای

مریم نوروزی، محمدحسین معیری، کیوان ناوی

دانشگاه شهید بهشتی – تهران، ایران، ۱۳۹۵، شابک: ۹۷۸۹۶۴۴۵۷۳۹۵۸

ارتباط با صنعت

■ طرح کلان مرکز تحقیقات مخابرات/مدارهای منطقی و کمپرسورهای پل متقارن

۱۳۸۴

- **A single parity-check digit for one trit error detection in ternary communication systems gate -level and transistor-level designs**
reza faghi mirzaee, Mahya Samdaliri, Keyvan Navi, nader Bagherzadeh
JOURNAL OF MULTIPLE-VALUED LOGIC AND SOFT COMPUTING
- **Arithmetic Operators Introducing Full Swing High Speed Current-Mode BiCMOS**
Keyvan Navi
Mathematical Problems of Computer Science Transaction
- **novel quaternary operator for cyclic redundancy check on Xilinx FPGAs**
Mahya Samdaliri, saeed sam daliri, Ali Bozorgmehr, Keyvan Navi
Journal on Computer Science and Engineering
- **Systematic Transistor Sizing of a CNFET-Based Ternary Inverter for High Performance and Noise Margin Enlargement**
Mehdi Takkbiri, Keyvan Navi, Reza Faghih Mirzaee
IEEE Access, Vol.10, pp. 10553-10565, 2022
- **Reversible quantum communication & systems**
Diganta Sengupta, Ahmed Abd El-Latif, Debashis De, Keyvan Navi, Nader Bagherzadeh
IET Quantum Communication, Vol.3, pp. 1-4, 2022
- **A combined three and five inputs majority gate-based high performance coplanar full adder in quantum-dot cellular automata**
Fahimeh Danehdaran, Shaahin Angizi, Milad Bagherian Khosroshahy, Keyvan Navi, Nader Bagherzadeh
International Journal of Information Technology and Management, Vol.13, pp. 1165-1177, 2021
- **A Smart Four-Input Minority Gate Based on QCA Technology**
Samaneh-Sadat Hashemipour, Keyvan Navi
International Journal of Smart Electrical Engineering, Vol.10, pp. 33-37, 2021
- **A novel design of a multiplier using reversible ternary gates**
Mohammad Mehdi Panahi, Omid Hashemipour, Keyvan Navi
IETE JOURNAL OF RESEARCH, Vol.67, pp. 744-753, 2021
- **PhC-based Majority Gate using a nonlinear directional coupler**
Reyhaneh rigi, Keyvan Navi, Hojjat sharifi
Journal of Optoelectrical Nanostructures, Vol.6, pp. 21-32, 2021
- **Efficient Incorporation of the RNS DataPath in Reverse Converter**
Mohammadreza Taheri, Amir Sabbagh Molahosseini, Keyvan Navi
IEEE TRANSACTIONS ON CIRCUITS AND SYSTEMS II-EXPRESS BRIEFS, Vol.68, pp. 1388-1392, 2021
- **The nonlinear effect in the performance of 4:2 Compressor**
Norassadat Moosavi, Keyvan Navi, vahe Aghazarian
International Journal of Nonlinear Analysis and Applications, Vol.12, pp. 1929-1945, 2021
- **Energy efficient hybrid full adder design for digital signal processing in nanoelectronics**
Mohammadreza Taheri, Nasim Shafiee, Fazel Sharifi, Mohammad Hossein Moaiyeri, Keyvan Navi, nader Bagherzadeh
ANALOG INTEGRATED CIRCUITS AND SIGNAL PROCESSING, Vol.109, pp. 135-151, 2021
- **A Novel Device to Implement Full Set of Three-Input Logic Gates Using Naphthalene-Based Single-Molecule Field-Effect Transistor**
Masoomeh Tirgar Fakheri, Keyvan Navi, Mohammad Tehrani
IEEE TRANSACTIONS ON ELECTRON DEVICES, Vol.68, pp. 733-738, 2021
- **Two Novel Current-Mode CNFET-Based Full Adders Using ULPD as Voltage Regulator**
Hamidreza Uoosefian, Keyvan Navi, Reza Faghih Mirzaee, Mehdi Hosseinzadeh
JOURNAL OF CIRCUITS SYSTEMS AND COMPUTERS, Vol.30, 2021

■ **Improving the Teleportation Cost in Distributed Quantum Circuits Based on Commuting of Gates**

Omid Daei, Keyvan Navi, Mariam Zomorodi

INTERNATIONAL JOURNAL OF THEORETICAL PHYSICS, Vol.60, pp. 3494-3513, 2021

■ **A Robust Encrypted Nanocommunication in QCA Circuit**

Samaneh -Sadat Hashemipour, Keyvan Navi, Reza Sabbaghi-Nadooshan

MICROPROCESSORS AND MICROSYSTEMS, Vol.85, pp. 104240-104257, 2021

■ **Novel Implementation of 3D Multiplexers in Nano Magnetic Logic Technology**

Farnoosh Farzaneh, Reza Faghieh Mirzaee, Keyvan Navi

MICROELECTRONICS INTERNATIONAL, Vol.37, pp. 173-179, 2020

■ **Configurable all-optical photonic crystal XOR/AND and XNOR/NAND logic gates**

Reyhaneh Rigi, Hojjat Sharifi, Keyvan Navi

OPTICAL AND QUANTUM ELECTRONICS, Vol.52, 2020

■ **An Efficient Quantum-Dot Cellular Automata Full Adder Based on a New Convertible 7-Input Majority-Not Gate**

Hossein Mohammadi, Keyvan Navi, Mehdi Hosseinzadeh

IETE JOURNAL OF RESEARCH, Vol.1, pp. 1-10, 2020

■ **Ternary inverter gate designs using OPV5-based single-molecule field-effect transistors**

Masoomeh Tirgar Fakheri, Keyvan Navi, Mohammad Tehrani

Journal of Computational Electronics, Vol.19, pp. 1047-1060, 2020

■ **Partial product generation for unbalanced ternary signed multiplication**

Samira Din Mohammadi, Reza Faghieh Mirzaee, Keyvan Navi

International Journal of High Performance Systems Architecture, Vol.8, pp. 238-249, 2020

■ **Optimized Quantum Circuit Partitioning**

Omid Daei, Keyvan Navi, Mariam Zomorodi-Moghadam

INTERNATIONAL JOURNAL OF THEORETICAL PHYSICS, Vol.59, pp. 3804-3820, 2020

■ **A novel majority based imprecise 4:2 compressor with respect to the current and future VLSI industry**

Mohammadreza Taheri, Armineh Arasteh, Somaye Mohammadyan, Atiyehsadat Panahi, Keyvan Navi

MICROPROCESSORS AND MICROSYSTEMS, Vol.73, 2020

■ **High-speed energy efficient process, voltage and temperature tolerant hybrid multi-threshold 4:2 compressor design in CNFET technology**

Amin Avan, mojtaba maleknejad, Keyvan Navi

IET Circuits Devices and Systems, Vol.14, pp. 357-368, 2020

■ **Efficient programmable power-of-two scaler for the three-moduli set $\{2^{n+p}, 2^n - 1, 2^{n+1} - 1\}$**

Mohammadreza Taheri, Keyvan Navi, Amir Sabbagh Molahosseini

ETRI JOURNAL, Vol.42, pp. 596-607, 2020

■ **Ternary DDCVSL: a combined dynamic logic style for standard ternary logic with single power source**

Nooshin Azimi, Reza Faghieh Mirzaee, Keyvan Navi, Amir Masoud Rahmani

IET Computers and Digital Techniques, Vol.14, pp. 166-175, 2020

■ **A High-Performance Fully Programmable Membership Function Generator based on 10nm Gate-All-Around CNTFETs**

Ali Bozorgmehr, Mohammad Khaleqi Qaleh Jooq, Mohammad Hossein Moaiyeri, Keyvan Navi, Nader Bagherzadeh

AEU-INTERNATIONAL JOURNAL OF ELECTRONICS AND COMMUNICATIONS, Vol.123, pp. 1-14, 2020

■ **Designing positive, negative and standard gates for ternary logics using quantum dot cellular automata**

Fateme Kamali, Sepehr Tabrizchi, Somaye Mohammadyan, Morteza Rastgoo, Keyvan Navi

COMPUTERS and ELECTRICAL ENGINEERING, Vol.83, 2020

■ **HQCA-WSN High-quality clustering algorithm and optimal cluster head selection using fuzzy logic in wireless sensor networks**

Amir Abbas Baradaran, Keyvan Navi

FUZZY SETS AND SYSTEMS, Vol.389, pp. 114-144, 2020

■ **Fast and energy-efficient FPGA realization of RNS reverse converter for the ternary 3-moduli set $\{(3^n)-2, (3^n)-1, 3^n\}$**

Pooriya Navaee Lavasani, Shokoufeh Adeli, Mohammadreza Taheri, Mohammad Hossein Moaiyeri, Keyvan Navi
SN Applied Sciences, Vol.2, 2020

■ **A Novel Digital Fuzzy System for Image Edge Detection Based on Wrap-Gate Carbon Nanotube Transistors**

Ali Bozorgmehr, Mohammad Khaleqi Qaleh Jooq, Mohammad Hossein Moaiyeri, Keyvan Navi, Nader Bagherzadeh
COMPUTERS and ELECTRICAL ENGINEERING, 2020

■ **High-Performance CML approximate full adders for image processing application of laplace transform**

Hamidreza Uoosefian, Keyvan Navi, Reza Faghih Mirzaee, Mahdi Hosseinzadeh
CIRCUIT WORLD, Vol.46, pp. 285-299, 2020

■ **Two novel inverter-based ternary full adder cells using CNFETs for energy-efficient applications**

Iman Mahmoudi Salehabad, Keyvan Navi, Mehdi Hosseinzadeh
INTERNATIONAL JOURNAL OF ELECTRONICS, Vol.107, pp. 82-98, 2019

■ **Design and analysis of efficient QCA reversible adders**

Sara Hashemi, Mostafa Rahimi Azghadi, Keyvan Navi
JOURNAL OF SUPERCOMPUTING, Vol.75, pp. 2106-2125, 2019

■ **Novel Optimum Parity-Preserving Reversible Multiplier Circuits**

Nooshin Azimi, Reza Faghih Mirzaee, Keyvan Navi, Amir Masoud Rahmani
IET Computers and Digital Techniques, Vol.14, pp. 166-175, 2019

■ **Optimal design of RAM cell using novel 2:1 multiplexer in QCA technology**

Ali H. Majeed, Esam Alkaldy, Mohd Shamian Zainal, Keyvan Navi, Danial Nor
CIRCUIT WORLD, Vol.46, pp. 147-158, 2019

■ **Optimal design of RAM cell using novel 21 multiplexer in QCA technology**

Mohd Shamian Zainal, Esam Alkaldy, Ali H. Majeed, Keyvan Navi, Danial Nor
CIRCUIT WORLD, Vol.46, pp. 1-12, 2019

■ **Improving rule-based classification using Harmony Search**

Hesam Hasanpour, Ramak Ghavamizadeh meybodi, Keyvan Navi
PeerJ Computer Science, Vol.5, 2019

■ **A design procedure for fan-out improvement in all-optical photonic crystal logic design**

Hojjat Sharifi Rostamabadi, Seyedeh Mehri Hamidi Sangdehi, Keyvan Navi
OPTICAL AND QUANTUM ELECTRONICS, Vol.51, pp. 340-353, 2019

■ **Analytical Review of Noise Margin in MVL: Clarification of a Deceptive Matter**

Mehdi Takbiri, Reza Faghih Mirzaee, Keyvan Navi
CIRCUITS SYSTEMS AND SIGNAL PROCESSING, Vol.38, pp. 4280-4301, 2019

■ **Fluvoxamine treatment response prediction in obsessive-compulsive disorder: association rule mining approach**

Hesam Hasanpour, Ramak Ghavamizadeh meybodi, Keyvan Navi, Jamal Shams, Sareh Asadi, Abolhassan Ahmadiani
Neuropsychiatric Disease and Treatment, Vol.15, pp. 895-904, 2019

■ **Ultra-Low Cost Full Adder Cell Using the nonlinear effect in Four-Input Quantum Dot Cellular Automata Majority Gate**

Vahe Aghazarian, Keyvan Navi, Norassadat Moosavi
International Journal of Nonlinear Analysis and Applications, Vol.1, pp. 1-16, 2019

■ **On the design of quaternary arithmetic logic unit based on CNTFETs**

Fazel Sharifi rostam abadi, Mohammad Hossein Moaiyeri, Hojjat Sharifi Rostamabadi, Keyvan Navi, Himanshu Thapliyal
International Journal of Electronics Letters, Vol.7, pp. 1-13, 2019

■ **A novel 3D three/five-input majority-based full adder in nanomagnetic logic**

Farnoosh Farzaneh, reza faghihe mirzaee, Keyvan Navi
Journal of Computational Electronics, Vol.18, pp. 364-373, 2019

■ **Optimal selection of ensemble classifiers using particle swarm optimization and diversity measures**

■ **Autonomous Estimation of Patients' Neuropsychological State Using Convolutional Neural Networks**

Somaye Mohammadyan, Keyvan Navi, Babak Majidi
Journal of Neurodevelopmental Cognition, Vol.1, pp. 82-89, 2019

■ **A New Bio Inspired Majority Device MAJ (A, B, C)**

Ommolbanin Moghimi Kandelous, Norassadat Moosavi, Mahya Sam Daliri, Keyvan Navi
Journal of Neurodevelopmental Cognition, Vol.2, pp. 57-70, 2019

■ **Spin-Based Imprecise 4-2 Compressor for Energy-Efficient Multipliers**

Mohammadreza Taheri, Fazel Sharifi, MohammadAli Shafiabadi, Hamid Mahmoodi, Keyvan Navi
SPIN, Vol.9, pp. 1-10, 2019

■ **Toward efficient implementation of basic balanced ternary arithmetic operations in CNFET technology**

Maryam Toulabinejad, Mohammadreza Taheri, Keyvan Navi, Nader Bagherzadehb
MICROELECTRONICS JOURNAL, Vol.90, pp. 267-277, 2019

■ **Imprecise Minority-Based Full Adder for Approximate Computing Using CNFETs**

Narges Hajizadeh Bastani, Keyvan Navi
International Journal of Nanoscience and Nanotechnology (IJNN), Vol.15, pp. 239-248, 2019

■ **Novel efficient full adder and full subtractor designs in quantum cellular automata**

Mostafa Sadeghi, Keyvan Navi, Mehdi Dolatshahi
JOURNAL OF SUPERCOMPUTING, Vol.76, pp. 2191-2205, 2019

■ **Design of testable reversible latches by using a novel efficient implementation of Fredkin gate**

Zahra Mohammadi, Keyvan Navi, Reza Sabbaghi-Nadooshan
INTERNATIONAL JOURNAL OF ELECTRONICS, Vol.107, pp. 859-878, 2019

■ **Classification of EEG-based motor imagery BCI by using ECOC**

JAHANGIR MOBAREZPOUR, Reza Khosrowabadi, GHaderi Reza, Keyvan Navi
International Journal of Nonlinear Analysis and Applications, Vol.10, pp. 23-33, 2019

■ **Dealing with mixed data types in the obsessive-compulsive disorder using ensemble classification**

Hesam Hasanpour, Ramak Ghavamizadeh meybodi, Keyvan Navi, Sareh Asadi
NEUROLOGY PSYCHIATRY AND BRAIN RESEARCH, Vol.32, pp. 77-84, 2019

■ **An Energy and Area Efficient Approximate Ternary Adder Based on CNTFET Switching Logic**

Narges Hajizadeh Bastani, Mohammad Hossein Moaiyeri, Keyvan Navi
CIRCUITS SYSTEMS AND SIGNAL PROCESSING, Vol.37, pp. 1863-1883, 2018

■ **An Energy and Area Efficient 42 Compressor Based on FinFETs**

Armineh Arasteh, Mohammad Hossein Moaiyeri, Mohammadreza Taheri, Keyvan Navi, Bagherzadeh Nader
INTEGRATION-THE VLSI JOURNAL, Vol.60, pp. 224-231, 2018

■ **Novel ensemble method for the prediction of response to fluvoxamine treatment of obsessive–compulsive disorder**

Hesam Hasanpour, Ramak Ghavamizadeh meybodi, Keyvan Navi, Sareh asadi
Neuropsychiatric Disease and Treatment, Vol.14, pp. 2027-2038, 2018

■ **Design and Power Analysis of New Coplanar One-Bit Full-Adder Cell in Quantum-Dot Cellular Automata**

Nader Bagherzadeh, Fahimeh Danehdaran, Milad Bagherian Khosroshahy, Keyvan Navi
Journal of Low Power Electronics, Vol.14, pp. 38-48, 2018

■ **Energy-Efficient Single-Layer QCA Logical Circuits Based on a Novel XOR Gate**

Hossein Mohammadi, Keyvan Navi
JOURNAL OF CIRCUITS SYSTEMS AND COMPUTERS, Vol.27, pp. 1-17, 2018

■ **Resource-aware system architecture model for implementation of quantum aided Byzantine agreement on quantum repeater networks**

, Keyvan Navi, Rodney Van Meter

■ **A capacitive multi-threshold threshold gate design to reach a high-performance PVT-tolerant 42 compressor by carbon nanotube FETs**

Mojtaba Maleknejad, Reza Faghieh Mirzaee, Keyvan Navi, Hamidreza Naji
ANALOG INTEGRATED CIRCUITS AND SIGNAL PROCESSING, Vol.94, pp. 233-246, 2018

■ **Ultra-Efficient Fuzzy Min/Max Circuits Based on Carbon Nanotube FETs**

Ali Bozorgmehr, Mohammad Hossein Moaiyeri, Keyvan Navi, Nader Bagherzadeh
IEEE TRANSACTIONS ON FUZZY SYSTEMS, Vol.26, pp. 1073-1078, 2018

■ **Robust Coplanar Full Adder Based on Novel Inverter in Quantum Cellular Automata**

Mersedeh Zahmatkesh, Sepehr Tabrizchi, Somaye Mohammadyan, Keyvan Navi, Nader Bagherzadeh
INTERNATIONAL JOURNAL OF THEORETICAL PHYSICS, Vol.58, pp. 639-655, 2018

■ **High Performance CNFET-based Ternary Full Adders**

Fazel Sharifi Rostam Abadi, Atiyehsadat Panahi, Mohammad Hossein Moaiyeri, Hojjat Sharifi Rostamabadi, Keyvan Navi
IETE JOURNAL OF RESEARCH, Vol.64, pp. 108-115, 2018

■ **Novel CNFET ternary circuit techniques for high-performance and energy-efficient design**

Sepehr Tabrizchi, Mohammadreza Taheri, Keyvan Navi, Nader Bagherzadeh
IET Circuits Devices and Systems, Vol.13, pp. 1-9, 2018

■ **A CNFET-based hybrid multi-threshold 1-bit full adder design for energy efficient low power applications**

Mojtaba Maleknejad, Somayyeh Mohammadi, Keyvan Navi, Hamid Reza Naji, Mehdi Hosseinzadeh
INTERNATIONAL JOURNAL OF ELECTRONICS, Vol.105, pp. 1753-1768, 2018

■ **A low-power high-speed hybrid multi-threshold full adder design in CNFET technology**

Mojtaba Maleknejad, Somayyeh Mohammadi, Seyed Mostafa Mirhosseini, Keyvan Navi, Hamid Reza Naji, Mehdi Hosseinzadeh
Journal of Computational Electronics, Vol.17, pp. 1257-1267, 2018

■ **A novel design of a ternary coded decimal adder/subtractor using reversible ternary gates**

Mohammad Mehdi Panahi, Omid Hashemipour Tafreshi, Keyvan Navi
INTEGRATION-THE VLSI JOURNAL, Vol.62, pp. 353-361, 2018

■ **An Energy- and Area-Efficient Approximate Ternary Adder Based on CNTFET Switching Logic**

Narges Hajizadeh Bastani, Mohammad Hossein Moaiyeri, Keyvan Navi
CIRCUITS SYSTEMS AND SIGNAL PROCESSING, Vol.37, pp. 1863-1883, 2017

■ **Low-power, high-speed 1-bit inexact Full Adder cell designs applicable to low-energy image processing**

Zahra Zareei, Keyvan Navi, Peiman Keshavarziyan
International Journal of Electronics Letters, Vol.105, pp. 375-384, 2017

■ **A capacitive multi-threshold threshold gate design to reach a high-performance PVT-tolerant 4:2 compressor by carbon nanotube FETs**

Mojtaba Maleknejad, Reza Faghieh Mirzaee, Keyvan Navi, Hamid Reza Naji
ANALOG INTEGRATED CIRCUITS AND SIGNAL PROCESSING, Vol.94, pp. 233-246, 2017

■ **A Single Parity-Check Digit for One Trit Error Detection in Ternary Communication Systems Gate-Level and Transistor-Level Designs.**

Mahya Samdaliri, Reza Faghieh Mirzaee, Keyvan Navi, Nader Bagherzadeh
JOURNAL OF MULTIPLE-VALUED LOGIC AND SOFT COMPUTING, Vol.29, pp. 303-326, 2017

■ **Carbon Nanotube FET Switching Logic for Designing Efficient Ternary Arithmetic Circuits**

Narges Hajizadeh Bastani, Mohammad Hossein Moaiyeri, Keyvan Navi
Journal of Nanoelectronics and Optoelectronics, Vol.11, pp. 118-129, 2017

■ **Optimized Reversible Square Root Circuit**

Mohammad Jahangir, Keyvan Navi
JOURNAL OF COMPUTATIONAL AND THEORETICAL NANOSCIENCE, Vol.14, pp. 2307-2314, 2017

■ **Method for designing ternary adder cells based on CNFETs**

Sepehr Tabrizchi, Atiyehsadat Panahi, Fazel Sharifi Rostam Abadi, Keyvan Navi, Nader Bagherzadeh

■ **A novel low power Exclusive-OR via cell level-based design function in quantum cellular automata**

berarzadeh mohammad, Somaye Mohammadyan, bagherzadeh nader, Keyvan Navi
Journal of Computational Electronics, Vol.16, pp. 875-882, 2017

■ **Design and Evaluation of Energy-Efficient Carbon Nanotube FET-Based Quaternary Minimum and Maximum Circuits**

Mohammad Hossein Moaiyeri, Rahi Afshin, Fazel Sharifi rostam abadi, Keyvan Navi
JOURNAL OF APPLIED RESEARCH AND TECHNOLOGY, Vol.15, pp. 233-241, 2017

■ **Low-power high-speed 1-bit inexact Full Adder cell designs applicable to low-energy image processing**

zareei zahra, peiman Keshavarzian, Keyvan Navi
INTERNATIONAL JOURNAL OF ELECTRONICS, Vol.105, pp. 375-384, 2017

■ **An Energy and Cost Efficient Majority-Based RAM Cell in Quantum-dot Cellular Automata**

Milad Bagherian Khosroshahy, Mohammad Hossein Moaiyeri, Keyvan Navi, Nader Bagherzadeh
Results in Physics, Vol.7, pp. 3543-3551, 2017

■ **CAST-WSN The Presentation of New Clustering Algorithm Based on Steiner Tree and C-Means Algorithm Improvement in Wireless Sensor Networks**

Amir Abbas Baradaran, Keyvan Navi
WIRELESS PERSONAL COMMUNICATIONS, Vol.97, pp. 1323-1344, 2017

■ **All-optical photonic crystal logic gates using nonlinear directional coupler**

Hojjat Sharifi Rostamabadi, Seyedeh Mehri Hamidi Sangdehi, Keyvan Navi
Photonics and Nanostructures-Fundamentals and Applications, Vol.27, pp. 55-63, 2017

■ **Quantum-Dot Cellular Automata Circuits with Reduced External Fixed Inputs**

Milad Bagherian Khosroshahy, Mohammad Hossein Moaiyeri, Angizi Shaahin, Bagherzadeh Nader, Keyvan Navi
MICROPROCESSORS AND MICROSYSTEMS, Vol.50, pp. 154-163, 2017

■ **Towards ultra-efficient QCA reversible circuits**

Amir Mokhtar Chabi, Arman Roohi, Hossein Khademolhosseini, Shadi Sheikhfaal, Shaahin Angizi, Keyvan Navi, Ronald F. DeMara
MICROPROCESSORS AND MICROSYSTEMS, Vol.49, pp. 127-138, 2017

■ **A critical appraisal of heterogeneity in Obsessive-Compulsive Disorder using symptom-based clustering analysis**

Hesam Hasanpour, Sareh Asadi, Ramak Ghavamizadeh meybodi, Azin Daraeian, Abolhassan Ahmadiani, Jamal Shams, Keyvan Navi
Asian Journal of Psychiatry, pp. 89-96, 2017

■ **All optical fan out able half adder circuit based on nonlinear directional coupler**

Amirhosein Adami, Seyedeh Mehri Hamidi Sangdehi, Keyvan Navi, Hosein Hoseinzadeh
OPTIK, Vol.141, pp. 114-123, 2017

■ **A critical appraisal of heterogeneity in Obsessive-Compulsive Disorder using symptom-based clustering analysis**

Hesam Hasanpour, Sareh Asadi, Ramak Ghavamizadeh Meibodi, Azin Daraeian, Abolhassan Ahmadiani, Jamal Shams, Keyvan Navi
Asian Journal of Psychiatry, Vol.28, pp. 89-96, 2017

■ **Towards Approximate Computing with Quantum-Dot Cellular Automata**

Zahra Rouhani, Shaahin Angizi, Mohammadreza Taheri, Keyvan Navi, Nader Bagherzadeh
Journal of Low Power Electronics, Vol.13, pp. 29-35, 2017

■ **Implementing RNS Arithmetic unit through Single Electron Quantum-dot Cellular Automata**

nasim kazemifard, Keyvan Navi
International Journal of Computer Applications, Vol.163, pp. 20-27, 2017

■ **High-performance ternary operators for scrambling**

Mahya Samdaliri, Reza Faghieh Mirzaee, Keyvan Navi, Nader Bagherzadeh
INTEGRATION-THE VLSI JOURNAL, Vol.59, pp. 1-9, 2017

■ **A novel ternary half adder and multiplier based on carbon nanotube field effect transistors**

Sepehr Tabrizchi, Nooshin Azimi, Keyvan Navi
Frontiers of Information Technology and Electronic Engineering, Vol.18, pp. 423-433, 2017

■ **Efficient Radix-r Adders for Nanoelectronics**

Mohammad Hossein Moaiyeri, Reza Chavooshi Sani, Ali Jalali, Keyvan Navi, Omid Hashemipour tafreshi
INTERNATIONAL JOURNAL OF ELECTRONICS, Vol.103, pp. 281-296, 2016

■ **A New 5-Input Molecular Exclusive-OR Gate Based on Benzene Ring and Carbon Nanotube FETs**

Mahya Samdaliri, Keyvan Navi, Mohammad Hossein Moaiyeri
Quantum Matter, Vol.5, pp. 99-102, 2016

■ **A Novel Reversible Adder/Subtractor with Overflow Detection**

Mohammad Reza Jahangir, Keyvan Navi
JOURNAL OF COMPUTATIONAL AND THEORETICAL NANOSCIENCE, Vol.13, pp. 1-6, 2016

■ **Intrinsic Image Decomposition via Structure-Preserving Image Smoothing and Material Recognition**

Ali Nadian Ghomshe, Yasin Hasanian, Keyvan Navi
PLoS One, Vol.11, pp. 1-22, 2016

■ **A Novel Design Approach for Ternary Compressor Cells Based on CNTFETs**

Sepehr Tabrizchi, Hojjat Sharifi, Fazel Sharifi, Keyvan Navi
CIRCUITS SYSTEMS AND SIGNAL PROCESSING, Vol.35, pp. 3310-3322, 2016

■ **Rotation-Based Design and Synthesis of Quantum Circuits**

Maryam Zomorodi moghaddam, Keyvan Navi
JOURNAL OF CIRCUITS SYSTEMS AND COMPUTERS, Vol.25, pp. 1650152-1650174, 2016

■ **A new approach for designing compressors with a new hardware-friendly mathematical method for multi-input XOR gates**

Mahya Samdaliri, Keyvan Navi, Reza Faghih Mirzaee, Saeed Sam Daliri, Nader Bagherzadeh
IET Circuits Devices and Systems, Vol.10, pp. 1-12, 2016

■ **CNFET-Based Approximate Ternary Adders for Energy-Efficient Image Processing Applications**

Atiyehsadat Panahi, Fazel Sharifi rostam abadi, Mohammad Hossein Moaiyeri, Keyvan Navi
MICROPROCESSORS AND MICROSYSTEMS, Vol.47, pp. 454-465, 2016

■ **An Efficient Analog-to-Digital Converter Based on Carbon Nanotube FETs**

Mohammad Hossein Moaiyeri, , , Keyvan Navi,
Journal of Low Power Electronics, Vol.12, pp. 150-157, 2016

■ **Design and Analysis of Carbon Nanotube FET-Based Quaternary Full Adders**

Mohammad Hossein Moaiyeri, Shima Sedighiani, Fazel Sharifi rostam abadi, Keyvan Navi
Frontiers of Information Technology and Electronic Engineering, Vol.17, pp. 1056-1066, 2016

■ **Ultra-Low-Power Carbon Nanotube FET-based Quaternary Logic Gates**

Fazel Sharifi rostam abadi, Mohammad Hossein Moaiyeri, Keyvan Navi,
INTERNATIONAL JOURNAL OF ELECTRONICS, Vol.103, pp. 1524-1537, 2016

■ **Ternary cyclic redundancy check by a new hardware-friendly ternary**

Mahya Samdaliri, , Keyvan Navi,
MICROELECTRONICS JOURNAL, Vol.54, pp. 126-137, 2016

■ **A 3D universal structure based on molecular-QCA and CNT technologies**

Milad Bagherian Khosroshahy, Mahya Samdaliri, Alireza Abdoli, Keyvan Navi, Nader Bagherzadeh
JOURNAL OF MOLECULAR STRUCTURE, Vol.1119, pp. 86-95, 2016

■ **Design of Ultra Low Power Ternary Half Adder and Multiplier for Nanotechnology**

Sepehr Tabrizchi, Hojjat Sharifi, Fazel Sharifi rostam abadi, Keyvan Navi
Journal of Nanoelectronics and Optoelectronics, Vol.11, pp. 730-737, 2016

■ **Robust fuzzy SRAM for accurate and ultra-low-power MVL and fuzzy logic applications**

M. Moonesan, R. Faghih Mirzaee, Mahya Samdaliri, Keyvan Navi
ELECTRONICS LETTERS, Vol.52, pp. 2032-2034, 2016

■ **Design of a New High-Speed and High-Performance Full Adder Cell Based on Carbon Nanotube Field Effect**

Transistors

Saeed Sam Daliri, Javad Javidan, Mahya Samdaliri, Keyvan Navi
Quantum Matter, Vol.5, pp. 524-528, 2016

■ A new design procedure for all-optical photonic crystal logic gates and functions based on threshold logic

Hojjat Sharifi Rostamabadi, Seyedeh Mehri Hamidi Sangdehi, Keyvan Navi
OPTICS COMMUNICATIONS, Vol.370, pp. 231-238, 2016

■ Design of Low Voltage and High-Speed BiCMOS Buffer for Driving Large Load Capacitor

Maede Kaviani, Hojjat Sharifi, Mahdi Dolatshahi, Keyvan Navi
International Journal of Engineering and Manufacturing, Vol.6, pp. 1-9, 2016

■ A High Speed Residue-to-Binary Converter for Balanced 4-Moduli Set

Mohammadreza Taheri, Nasim Shafiee, , , Keyvan Navi
Journal of Computing and Security, Vol.2, pp. 43-54, 2016

■ New Current-Mode Ternary Full Adder Circuits Based on Carbon Nanotube Field Effect Transistor Technology

Mona Moradi, Keyvan Navi
JOURNAL OF COMPUTATIONAL AND THEORETICAL NANOSCIENCE, Vol.13, pp. 327-337, 2016

■ New Current-Mode Multipliers by CNTFET-Based n-Valued Binary Converters

Mona MORADI, Reza FAGHIH MIRZAEI, Keyvan Navi
IEICE TRANSACTIONS ON ELECTRONICS, Vol.E99.C, pp. 100-107, 2016

■ Design of quaternary 4² and 5² compressors for nanotechnology

Fazel Sharifi rostan abadi, Atiyehsadat Panahi, Hojjat Sharifi, Keyvan Navi, Nader Bagherzadeh, Himanshu Thapliyal
COMPUTERS and ELECTRICAL ENGINEERING, Vol.56, pp. 64-74, 2016

■ High Performance and Low Power Half-Adder Cells in Carbon Nanotube Field Effect Transistor Technology

Horiahsadat Hossein Sajedi, Mahya Samdaliri, Keyvan Navi, Ali Jalali
JOURNAL OF COMPUTATIONAL AND THEORETICAL NANOSCIENCE, Vol.12, pp. 1756-1760, 2015

■ Robust and Energy-Efficient Carbon Nanotube FET-based MVL Gates A Novel Design Approach

Fazel Sharifi rostan abadi, Mohammad Hossein Moaiyeri, Keyvan Navi,
MICROELECTRONICS JOURNAL, Vol.46, pp. 1333-1342, 2015

■ An Ultra-efficient Imprecise Adder for Approximate Computing Based on CNTFET

Niloufar Pounaki, Mohammad Hossein Moaiyeri, Keyvan Navi, Nader Bagherzadeh
Journal on Computer Science and Engineering, Vol.13, pp. 31-37, 2015

■ New Current-Mode Integrated Ternary Min/Max Circuits without Constant Independent Current Sources

Mona Moradi, Reza Faghih Mirzaee, Keyvan Navi
Journal of Electrical and Computer Engineering, Vol.2015, pp. 1-11, 2015

■ Designing Quantum-dot Cellular Automata Counters with Energy Consumption Analysis

, Mohammad Hossein Moaiyeri, , Keyvan Navi,
MICROPROCESSORS AND MICROSYSTEMS, Vol.39, pp. 512-520, 2015

■ High-Performance Ternary Logic Gates for Nanoelectronics

Mohammad Hossein Moaiyeri, , Fazel Sharifi rostan abadi, Keyvan Navi
International Journal of High Performance Systems Architecture, Vol.5, pp. 209-215, 2015

■ Design and Implementation of a Three-operand Multiplier through Carbon Nanotube Technology

Mohammad Reza Reshadinezhad, Niloufar Charmchi, Keyvan Navi
International Journal of Modern Education and Computer Science, Vol.7, pp. 44-51, 2015

■ Voltage mirror circuit by carbon nanotube field effect transistors for mirroring dynamic random access memories in multiple-valued logic and fuzzy logic

Masoomeh Jasemi, Reza Faghih Mirzaee, Keyvan Navi, Nader Bagherzadeh
IET Circuits Devices and Systems, Vol.9, pp. 343-352, 2015

■ A Novel Robust QCA Full-adder

Sara Hashemi, Keyvan Navi

■ **Quaternary Full Adder Cells Based on Carbon Nanotube FETs**

Fazel Sharifi rostam abadi, Mohammad Hossein Moaiyeri, Keyvan Navi,
Journal of Computational Electronics, Vol.14, pp. 762-772, 2015

■ **Introducing Coplanar Wire Crossing in Ternary Quantum Cellular Automata**

M. M. Arjmand, M. Soryani, Keyvan Navi
JOURNAL OF COMPUTATIONAL AND THEORETICAL NANOSCIENCE, Vol.12, pp. 1647-1651, 2015

■ **Carbon Nanotube FET-Based Decimal Decoder and Multiplexer Circuits**

Fazel Sharifi rostam abadi, Mohammad Hossein Moaiyeri, Keyvan Navi,
Quantum Matter, Vol.4, pp. 565-569, 2015

■ **Design and Verification of New n-Bit Quantum-Dot Synchronous Counters Using Majority Function-Based JK Flip-Flops**

Shaahin Angizi, Samira Sayedsalehi, Arman Roohi, Nader Bagherzadeh, Keyvan Navi
JOURNAL OF CIRCUITS SYSTEMS AND COMPUTERS, Vol.24, pp. 1550153-1550170, 2015

■ **Single Electron Quantum-Dot Cellular Automata, A Novel Device for Nano Scale Computations**

Nasim Kazemi Fard, Keyvan Navi
JOURNAL OF COMPUTATIONAL AND THEORETICAL NANOSCIENCE, Vol.12, pp. 1-7, 2015

■ **A Novel Quaternary Full Adder Cell Based on Nanotechnology**

Fazel Sharifi rostam abadi, Mohammad Hossein Moaiyeri, Keyvan Navi
International Journal of Modern Education and Computer Science, Vol.7, pp. 19-25, 2015

■ **Design analysis and implementation of partial product reduction phase by using wide m 3 (4 m 10) compressors**

Keyvan Navi
International Journal of High Performance Systems Architecture, Vol.4, pp. 231-241, 2014

■ **Efficient Quantum Dot Cellular Automata Memory Architectures Based on the New Wiring Approach**

, Keyvan Navi, ,
JOURNAL OF COMPUTATIONAL AND THEORETICAL NANOSCIENCE, Vol.11, pp. 2318-2328, 2014

■ **Robust Carbon Nanotube Field Effect Transistor-Based Penternary Logic Circuits**

Mohammad Hossein Moaiyeri, Keyvan Navi
JOURNAL OF COMPUTATIONAL AND THEORETICAL NANOSCIENCE, Vol.11, pp. 2055-2062, 2014

■ **Design and Evaluation of an Efficient Carbon Nano-Tube Field Effect Transistor-Based Ternary Full Adder Cell for Nanotechnology**

, Keyvan Navi
JOURNAL OF COMPUTATIONAL AND THEORETICAL NANOSCIENCE, Vol.11, pp. 1934-1941, 2014

■ **A Novel High Speed Full Adder Cell based on Carbon Nanotube FET (CNFET)**

, , Fazel Sharifi rostam abadi, Keyvan Navi
International journal of emerging sciences, Vol.4, pp. 64-74, 2014

■ **A symmetric quantum-dot cellular automata design for 5-input majority gate**

, , , Keyvan Navi
Journal of Computational Electronics, Vol.13, pp. 701-708, 2014

■ **A novel design of 8-bit adder/subtractor by quantum-dot cellular automata**

moein kianpour, Reza Sabbaghi-Nadooshan, Keyvan Navi
JOURNAL OF COMPUTER AND SYSTEM SCIENCES, Vol.80, pp. 1404-1414, 2014

■ **A Novel Design Approach for Multi-input XOR Gate Using Multi-input Majority Function**

Osam Alkhaledi, Keyvan Navi, Fazel Sharifi rostam abadi
ARABIAN JOURNAL FOR SCIENCE AND ENGINEERING, Vol.39, pp. 7923-7932, 2014

■ **Reversible Multiplexer Design in Quantum-Dot Cellular Automata**

, Keyvan Navi
Quantum Matter, Vol.3, pp. 523-528, 2014

■ **High-Efficient Circuits for Ternary Addition**

, Keyvan Navi,
VLSI DESIGN, Vol.2014, pp. 1-15, 2014

■ **An ultra high-speed (4 2) compressor with a new design approach for nanotechnology based on the multi-input majority function**

Osam Alkhaledi, Keyvan Navi, Fazel Sharifi rostan abadi, Mohammad Hossein Moaiyeri
JOURNAL OF COMPUTATIONAL AND THEORETICAL NANOSCIENCE, Vol.11, pp. 1691-1696, 2014

■ **Novel Robust Single Layer Wire Crossing Approach for Exclusive OR Sum of Products Logic Design with Quantum-Dot Cellular Automata**

Angizi Shaahin , Osam Alkhaledi, , Keyvan Navi
Journal of Low Power Electronics, Vol.10, pp. 259-271, 2014

■ **A novel FPGA-programmable switch matrix interconnection element in quantum-dot cellular automata**

hashemi sara, Seyed Mostafa Rahimi Azghadi, Ali Zakerolhosayni, Keyvan Navi
INTERNATIONAL JOURNAL OF ELECTRONICS, Vol.102, pp. 1-22, 2014

■ **Optimized Adder Cells for Ternary Ripple-Carry Addition**

, Keyvan Navi
IEICE TRANSACTIONS ON INFORMATION AND SYSTEMS, Vol.97, pp. 2312-2319, 2014

■ **Designing high-speed low-power full adder cells based on carbon nanotube technology**

, , , Keyvan Navi
international journal of VLSI design communication systems (VLSICS), Vol.5, pp. 31-43, 2014

■ **A SYSTEMATIC APPROACH TO DESIGN BOOLEAN FUNCTIONS USING CNFETS AND AN ARRAY OF CNFET CAPACITORS**

MOJTABA MALEKNEJAD, REZA FAGHIH MIRZAEI, Keyvan Navi, Akbar Dargahi
JOURNAL OF CIRCUITS SYSTEMS AND COMPUTERS, Vol.23, pp. 1450035-1450070, 2014

■ **An Efficient 5-input Exclusive-OR circuit Based on Carbon Nanotube FETs**

Seyedezhronak Zarhoon, Mohammad Hossein Moaiyeri, Samira Shirinabadi Farahani, Keyvan Navi
ETRI JOURNAL, Vol.36, pp. 89-98, 2014

■ **A novel reversible design for double edge triggered flip-flops and new designs of reversible sequential circuits**

Maryam Zomorodi moghaddam, Keyvan Navi, Mahmood Kalemati
COMPUTER SYSTEMS SCIENCE AND ENGINEERING, Vol.29, pp. 197-204, 2014

■ **Design of two Low-Power full adder cells using GDI structure and hybrid CMOS logic style**

, , Keyvan Navi,
INTEGRATION-THE VLSI JOURNAL, Vol.47, pp. 48-61, 2014

■ **Efficient Reverse Converters for 4-Moduli Sets $2^{2n-1}-1$, $2^{2n}-1$, $2^{2n+1}-1$ and $2^{2n-1}2^{2n-1}-1$ Based on CRTs Algorithm**

Mohammad Reza Noorimehr, , Keyvan Navi
CIRCUITS SYSTEMS AND SIGNAL PROCESSING, Vol.33, pp. 3145-3163, 2014

■ **An Efficient Versatile Logic Cell for Single-Electron Technology**

, Mohammad Hossein Moaiyeri, Keyvan Navi, Omid Hashemipour tafreshi
Quantum Matter, Vol.3, pp. 57-60, 2014

■ **Implementation of all-optical reversible logic gate based on holographic laser induced grating using azo-dye doped polymers**

Rana Forsati, Sara Valipour Ebrahimi, Keyvan Navi, Ezeddin Mohajerani, Hossein Jashnsaz
OPTICS AND LASER TECHNOLOGY, Vol.45, pp. 565-570, 2013

■ **a novel ternary quantum-dot cell for solving majority voter gate problem**

, , Keyvan Navi
Applied Nanoscience, Vol.4, pp. 255-262, 2013

■ **designing reconfigurable quantum-dot cellular automata logic circuits**

Keyvan Navi, ,
JOURNAL OF COMPUTATIONAL AND THEORETICAL NANOSCIENCE, Vol.10, pp. 1137-1146, 2013

■ **New Quantum Dot Cellular Automata Cell Arrangements**

Sara Hashemi, , Keyvan Navi
JOURNAL OF COMPUTATIONAL AND THEORETICAL NANOSCIENCE, Vol.10, pp. 798-809, 2013

■ **A universal method for designing low-power carbon nanotube FET-based multiple-valued logic circuits**

Mohammad Hossein Moaiyeri, , Akbar Dosestaregan, Keyvan Navi, Omid Hashemipour tafreshi
IET Computers and Digital Techniques, Vol.7, pp. 167-181, 2013

■ **An efficient cntfet-based 7-input minority gate**

Zahra Shirinabadi Farahani, Seyedezhronak Zarhoon, , Keyvan Navi
international journal of VLSI design communication systems (VLSICS), Vol.4, pp. 1-9, 2013

■ **Efficient CNFET-based Rectifiers for Nanoelectronics**

, Keyvan Navi, Omid Hashemipour tafreshi
International Journal of Computer Applications, Vol.64, pp. 21-25, 2013

■ **Coplanar Architecture for Quantum-Dot Cellular Automata Systolic Array Design**

, , Keyvan Navi
Quantum Matter, Vol.2, pp. 474-480, 2013

■ **Designing Sustainable Nano-electronic Base Gates Using Aromatic Molecules Structures**

, Keyvan Navi, Ali Jalali
JOURNAL OF MOLECULAR STRUCTURE, Vol.1040, pp. 246-253, 2013

■ **CNTFET-based Designs of Energy-efficient and Symmetric 3-input Exclusive-OR and Full Adder Circuits**

, , Mohammad Hossein Moaiyeri, Keyvan Navi, Omid Hashemipour tafreshi
ARABIAN JOURNAL FOR SCIENCE AND ENGINEERING, Vol.12, pp. 3367-3382, 2013

■ **Efficient Single-Electron Transistor Inverter-Based Logic Circuits and Memory Elements**

, Mohammad Hossein Moaiyeri, Keyvan Navi, Omid Hashemipour tafreshi
JOURNAL OF COMPUTATIONAL AND THEORETICAL NANOSCIENCE, Vol.10, pp. 1171-1178, 2013

■ **Multi-output majority gate-based design optimization by using evolutionary algorithm**

, Keyvan Navi, Ali Kia Kojoory
Swarm and Evolutionary Computation, Vol.10, pp. 25-30, 2013

■ **Design of Efficient and Testable n-Input Logic Gates in Quantum-dot Cellular Automata**

Samira Sayedsalehi, Mohammad Hossein Moaiyeri, Keyvan Navi
JOURNAL OF COMPUTATIONAL AND THEORETICAL NANOSCIENCE, Vol.10, pp. 2347-2353, 2013

■ **Design and Evaluation of a Reconfigurable Fault Tolerant Quantum-Dot Cellular Automata Gate**

Arman Roohi, Samira Sayedsalehi, Hossein khademalhoseini, Keyvan Navi
JOURNAL OF COMPUTATIONAL AND THEORETICAL NANOSCIENCE, Vol.2, pp. 380-388, 2013

■ **Efficient RNS Implementation of Elliptic Curve Point Multiplication Over GF(p)**

, schinianakis Dimitrios, Hamid Javashi, Stouraitis Tanos, Keyvan Navi
IEEE TRANSACTIONS ON VERY LARGE SCALE INTEGRATION (VLSI) SYSTEMS, pp. 1-1, 2012

■ **CNFET based basic gates and a novel full-adder cell**

Fazel Sharifi rostam abadi, Amir Momeni, Keyvan Navi
international journal of VLSI design communication systems (VLSICS), Vol.3, pp. 11-19, 2012

■ **New efficient five-input majority gate for quantum-dot cellular automata**

Razieh Farazkish, Keyvan Navi
JOURNAL OF NANOPARTICLE RESEARCH, Vol.14, pp. 1-6, 2012

■ **Well-Polarized Quantum-dot Cellular Automata Inverters**

, , Keyvan Navi
International Journal of Computer Applications, Vol.58, pp. 10-13, 2012

■ **Design of an energy-efficient CNFET Full Adder Cell**

, , Ali Zakerolhosayni, Keyvan Navi

international journal of computer science issues (IJCSI), Vol.9, pp. 193-199, 2012

■ **High speed reverse converter for high dynamic range moduli set**

, , , , Keyvan Navi

international journal of advances in engineering technology, Vol.3, pp. 26-37, 2012

■ **New robust QCA D flip flop and memory structures**

Keyvan Navi, Sara Hashemi

MICROELECTRONICS JOURNAL, Vol.43, pp. 929-940, 2012

■ **High-performance Mixed-Mode Universal Min-Max Circuits for Nanotechnology**

Mohammad Hossein Moaiyeri, Reza Chavooshisani, Ali Jalali, Keyvan Navi, Omid Hashemipour tafreshi

CIRCUITS SYSTEMS AND SIGNAL PROCESSING, Vol.31, pp. 465-488, 2012

■ **Design and analysis of a high-performance CNFET-based Full Adder**

Mohammad Hossein Moaiyeri, , Keyvan Navi, Amir Momeni

INTERNATIONAL JOURNAL OF ELECTRONICS, Vol.99, pp. 113-130, 2012

■ **An Energy-Efficient full adder cell using CNFET Technology**

Mohammadreza Reshadinezhad, , Keyvan Navi

IEICE TRANSACTIONS ON ELECTRONICS, Vol.E95-C, 2012

■ **A new SPICE model for organic molecular transistors and a novel hybrid architecture**

Mehdi Ghasemirahaghi, Mahya Sam, , Fatemeh Khosravi, Keyvan Navi

IEICE ELECTRONICS EXPRESS (MSRT BLACKLIST), Vol.9, pp. 926-931, 2012

■ **Efficient Reverse Converter Design for Five Moduli set $2n-1$ $2n/2+1$ $2n+1$**

, , , Keyvan Navi

journal of computations and modeling (JCoMod), Vol.2, 2012

■ **Delay Reduction in Optimized Reversible Multiplier Circuit**

Mohammad Assarian, Majid Haghparast, Keyvan Navi

research journal of applied sciences engineering and technology (MSRT BLACKLIST), Vol.4, 2012

■ **Design and Evaluation of CNFET-based Quaternary Circuits**

Mohammad Hossein Moaiyeri, Keyvan Navi, Omid Hashemipour tafreshi

CIRCUITS SYSTEMS AND SIGNAL PROCESSING, Vol.31, pp. 1631-1652, 2012

■ **ultra-area-efficient reversible multiplier**

Maryam Zomorodi moghaddam, Keyvan Navi

MICROELECTRONICS JOURNAL, Vol.43, pp. 377-385, 2012

■ **Efficient RNS to binary converters for the new 4-moduli set $2n-1$ $2n+1$ $2n-1$ $2n+1$**

, Keyvan Navi, Mohammadreza Taheri, Amir Sabbagh Molahosseini, Siavash Khodambashi

IEICE ELECTRONICS EXPRESS (MSRT BLACKLIST), Vol.9, pp. 1-7, 2012

■ **Design of an energy-efficient CNFET Full Adder Cell efficient CNFET Full Adder Cell**

Arezo Taeb, Keyvan Navi, Mohammad Taheri, Ali Zakerolhosayni

international journal of computer science issues (IJCSI), Vol.9, pp. 193-199, 2012

■ **A High-Performance Hybrid Molecular Full Adder Cell**

Keyvan Navi, , , Omid Hashemipour tafreshi

International Review of PHYSICS (MSRT BLACKLIST), Vol.6, pp. 344-348, 2012

■ **new modules for quantum-dot cellular automata AND and OR gates**

Amir mokhtar Chabi, Samira Seyedsalehi, Keyvan Navi

canadian journal on electrical and electronics engineering, Vol.3, pp. 200-208, 2012

■ **A Novel Seven Input Majority Gate in Quantum-dot Cellular Automata**

Keyvan Navi, ,

■ **An Efficient quantum-dot cellular automata full-adder**

Sara Hashemi, , Keyvan Navi
scientific research and essay, Vol.7, 2012

■ **A new systematic design approach for low-power analog integrated circuits**

, Omid Hashemipour tafreshi, Keyvan Navi
AEU-INTERNATIONAL JOURNAL OF ELECTRONICS AND COMMUNICATIONS, pp. 384-389, 2012

■ **High-speed Multiplier Design Using Multi-Operand Multipliers**

Mohammadreza Reshadinezhad, Keyvan Navi
international journal of computer science and network (IJCSN), Vol.1, 2012

■ **Efficient CNTFET based Ternary Full Adder Cells for Nanoelectronics**

Mohammad Hossein Moaiyeri, Reza Faghih Mirzaee, Keyvan Navi, Omid Hashemipour tafreshi
Nano-Micro Letters, Vol.3, pp. 43-50, 2011

■ **Comparative Performance Evaluation of Large FPGAs with CNFET and CMOS based Switches in Nanoscale**

Mohammad Hossein Moaiyeri, Ali Jahanian, Keyvan Navi
Nano-Micro Letters, Vol.3, pp. 178-188, 2011

■ **A hardware-friendly arithmetic method and efficient implementations for designing digital fuzzy adders**

Keyvan Navi, Akbar Dosetaregan, , Omid Hashemipour tafreshi
FUZZY SETS AND SYSTEMS, Vol.185, pp. 111-124, 2011

■ **A General Reverse Converter Architecture with Low Complexity and High Performance**

Keyvan Navi, ,
IEICE TRANSACTIONS ON INFORMATION AND SYSTEMS, pp. 264-273, 2011

■ **High Dynamic Range RNS Bases for Modular Multiplication**

, , , Keyvan Navi, Omid Hashemipour tafreshi
international journal of computer science issues (IJCSI), Vol.8, pp. 69-73, 2011

■ **Efficient CNTFET-based Ternary Full Adder Cells for Nanoelectronics**

, Mohammad Mehdi Faghih, Keyvan Navi, Omid Hashemipour tafreshi
JOURNAL NANO MICRO LETTERS, Vol.3, pp. 43-50, 2011

■ **Four Moduli RNS Bases for Efficient Design of Modular Multiplication**

, , , Keyvan Navi, Omid Hashemipour tafreshi
journal of computations and modeling (JCoMod), Vol.1, pp. 73-96, 2011

■ **Design of Energy Efficient and Robust Ternary Circuits for Nanotechnology**

Mohammad Hossein Moaiyeri, Akbar Dosetaregan, Keyvan Navi
IET Circuits Devices and Systems, Vol.5, pp. 285-296, 2011

■ **How to Teach Residue Number System to Computer Scientists and Engineers**

Keyvan Navi, ,
IEEE TRANSACTIONS ON EDUCATION, Vol.54, pp. 156-163, 2011

■ **Novel Efficient Adder Circuits for Quantum-Dot Cellular Automata**

, , Keyvan Navi
JOURNAL OF COMPUTATIONAL AND THEORETICAL NANOSCIENCE, Vol.8, pp. 1-7, 2011

■ **A New Robust and High-performance Hybrid Full Adder Cell**

, , Hamid Khoorsand rahim zadeh, Keyvan Navi
JOURNAL OF CIRCUITS SYSTEMS AND COMPUTERS, Vol.20, pp. 641-655, 2011

■ **High-speed full adder based on minority function and bridge style for nanoscale**

Keyvan Navi, , , Ali Jalali,
INTEGRATION-THE VLSI JOURNAL, Vol.44, pp. 155-162, 2011

■ **Design and implementation of Multistage Interconnection Networks using Quantum-dot Cellular Automata**

, Farshad Safaei Semnani, , Keyvan Navi
MICROELECTRONICS JOURNAL, Vol.42, pp. 913-922, 2011

■ A NEW FULL ADDER CELL FOR MOLECULAR ELECTRONICS

Mehdi Ghasemirahaghi, , Keyvan Navi
international journal of VLSI design communication systems (VLSICS), Vol.2, pp. 1-13, 2011

■ Design of Energy-Efficient and Robust Ternary Circuits for Nanotechnology

, Akbar Dosetaregan, Keyvan Navi
IET Circuits Devices and Systems, Vol.5, pp. 285-296, 2011

■ Novel design of a fast reversible Wallace sign multiplier circuit in nanotechnology

, , Keyvan Navi
MICROELECTRONICS JOURNAL, Vol.42, pp. 973-981, 2011

■ a new switched opamp approach for improving the operation of auto-reset switched-capacitor filters

Mohammad Rashtian, Omid Hashemipour tafreshi, Keyvan Navi, Ali Jalali
JOURNAL OF CIRCUITS SYSTEMS AND COMPUTERS, Vol.20, pp. 835-848, 2011

■ Performance Analysis of 3 Improved Modified 1-Bit Full Adder Cells Based on CNTFET Technology

, Keyvan Navi
EUROPEAN JOURNAL OF SCIENTIFIC RESEARCH, Vol.62, pp. 588-599, 2011

■ NOVEL REVERSIBLE FAULT TOLERANT ERRORCODING AND DETECTION CIRCUITS

, Keyvan Navi
INTERNATIONAL JOURNAL OF QUANTUM INFORMATION, Vol.9, pp. 723-738, 2011

■ Modeling the effects of hot-spot traffic load on the performance of wormhole-switched hypermeshes

, , , Keyvan Navi
COMPUTERS and ELECTRICAL ENGINEERING, Vol.37, pp. 1-23, 2011

■ Comparative Performance Evaluation of Large FPGAs with CNFET- and CMOS based Switches in Nanoscale

, Ali Jahanian, Keyvan Navi
JOURNAL NANO MICRO LETTERS, Vol.3, 2011

■ on the design of RNS bases for modular multiplication

, , , Keyvan Navi
International Journal of Network Security, pp. 1-10, 2011

■ Efficient Reverse Converter Designs for the New 4-Moduli Sets $2n+1$, $2n+2$, $2n+3$ and $2n+4$ Based on New CRTs

, Keyvan Navi, , , Somayeh Timarchi
IEEE TRANSACTIONS ON CIRCUITS AND SYSTEMS I-REGULAR PAPERS, Vol.57, pp. 823-835, 2010

■ Ultra High Speed CNFET Full-Adder Cell based on Majority Gates

Keyvan Navi, Fazel Sharifi rostam abadi, Amir Momeni,
IEICE TRANSACTIONS ON ELECTRONICS, Vol.E93, 2010

■ Five-Input Majority Gate a New Device for Quantum-Dot Cellular Automata

Keyvan Navi, , ,
JOURNAL OF COMPUTATIONAL AND THEORETICAL NANOSCIENCE, Vol.7, pp. 1546-1553, 2010

■ A new quantum-dot cellular automata full-adder

Keyvan Navi, , ,
MICROELECTRONICS JOURNAL, Vol.41, pp. 820-826, 2010

■ A High Speed RNS to Binary Converter Based on Moduli Set $2n+1, 2n+2, 2n+3$

Samaneh Bakhshayesh, , Keyvan Navi
International journal of computer sciences and engineering systems, Vol.4, 2010

■ A LOW VOLTAGE AND ENERGY EFFICIENT FULL ADDER CELL BASED ON CARBON NANOTUBE TECHNOLOGY

Keyvan Navi, Rabeeh Sharifirad, , Amir Momeni

■ **A New Full-Adder Based on Majority Function and Standard Gates**

, Keyvan Navi

Journal of Communication and Computer, Vol.7, 2010

■ **Simple Exact Algorithm for Transistor Sizing of Low-Power High-Speed Arithmetic Circuits**

Touraj Nikoobin Boroojeni, , , Keyvan Navi, Farrokh Vaezi Iravani

VLSI DESIGN, Vol.2010, 2010

■ **High Speed reverse converter for new five-moduli set $2n-1, 2n-1, 2n-1, 2n-1, 2n-1$**

, Keyvan Navi,

IEICE ELECTRONICS EXPRESS (MSRT BLACKLIST), Vol.7, pp. 118-125, 2010

■ **five new mvl current mode differential absolute value circuits based on carbon nano-tube field effect transistors (CNTFETs)**

, Fazel Sharifi Rostam Abadi, Keyvan Navi, Omid Hashemipour Tafreshi

JOURNAL NANO MICRO LETTERS, Vol.2, 2010

■ **high speed capacitor -inverter based carbon nanotube full adder**

Keyvan Navi, , , Omid Hashemipour Tafreshi

Nanoscale Research Letters, Vol.5, pp. 859-862, 2010

■ **Efficient Reverse Converter Designs for the New 4-Moduli Sets $2n-1, 2n-1, 2n-1, 2n-1$ and $2n-1, 2n-1, 2n-1, 2n-1$ Based on New CRTs**

, Keyvan Navi, , , Somayyeh Timarchi

IEEE TRANSACTIONS ON CIRCUITS AND SYSTEMS I-REGULAR PAPERS, Vol.57, pp. 823-835, 2010

■ **A NOVEL STRUCTURE FOR REALIZATION OF A PSEUDO TWO PATH BAND-PASS FILTER**

, Omid Hashemipour Tafreshi, Keyvan Navi, Ali Jalali

International Journal of Engineering, Vol.23, pp. 201-208, 2010

■ **Novel direct designs for 3-input XOR function for low-power and high-speed applications**

, , Keyvan Navi, ,

INTERNATIONAL JOURNAL OF ELECTRONICS, Vol.97, pp. 647-662, 2010

■ **A High Speed RNS to Binary Converter Based on Moduli Set $2n-1, 2n-1, 2n-1, 2n-1$**

, , Keyvan Navi

International Journal of Computer Sciences and Engineering Systems, Vol.4, 2010

■ **UNIVERSAL TERNARY LOGIC CIRCUIT DESIGN THROUGH CARBON NANOTUBE TECHNOLOGY**

, Keyvan Navi

International Journal of Nanotechnology, Vol.6, 2009

■ **HIGH SPEED REVERSE CONVERTER FOR NEW**

, Keyvan Navi

IEICE ELECTRONICS EXPRESS (MSRT BLACKLIST), Vol.7, pp. 118-125, 2009

■ **A NEW CELL DESIGN METHODOLOGY FOR BALANCED XOR XNOR CIRCUITS FOR HYBRID CMOS LOGIC**

Touraj Nikoobin Boroojeni, , , Keyvan Navi

Journal of Low Power Electronics, Vol.5 2009 , 1

■ **A high-speed hybrid full adder**

Keyvan Navi, ,

EUROPEAN JOURNAL OF SCIENTIFIC RESEARCH, Vol.26, pp. 29-33, 2009

■ **an energy efficient full adder cell for low voltage**

Keyvan Navi, Mehrdad Maeen, Omid Hashemipour Tafreshi

IEICE TRANSACTIONS ON FUNDAMENTALS OF ELECTRONICS COMMUNICATIONS AND COMPUTER SCIENCES, Vol.6, pp. 553-559, 2009

■ **Arithmetic Circuits of Redundant SUT-RNS**

■ TWO NOVEL ULTRA HIGH SPEED CARBON NANOTUBE FULL ADDER CELLS

Keyvan Navi, Amir Momeni, Fazel Sharifi Rostamabadi
IEICE ELECTRONICS EXPRESS (MSRT BLACKLIST), Vol.6, pp. 1395-1401, 2009

■ High speed residue number system comparison for the moduli set $2n-1$ $2n$ $2n+1$

Keyvan Navi, ,
journal of communication and computer, Vol.6, 2009

■ A new algorithm for determining all possible symmetric hybrid redundant numbers

Keyvan Navi,
IEICE ELECTRONICS EXPRESS (MSRT BLACKLIST), Vol.6, 2009

■ A NOVEL LOW POWER FULL CELL WITH NEW TECHNIQUE IN DESIGNING LOGICAL GATES BASED ON STATIC CMOS INVERTER

Keyvan Navi, , , Gholamhossein Ebrahimpour, ,
MICROELECTRONICS JOURNAL, Vol.40, pp. 1441-1448, 2009

■ Two new low-power full adders based on majority-not gates

Keyvan Navi, , , Omid Hashempour tafreshi, Babak Mazloomnejad Meybodi
MICROELECTRONICS JOURNAL, Vol.40, pp. 126-130, 2009

■ A NEW FIVE MODULI SET FOR EFFICIENT HARDWARE IMPLEMENTATION OF THE REVERSE CONVERTER

, , Keyvan Navi
IEICE ELECTRONICS EXPRESS (MSRT BLACKLIST), Vol.6, pp. 1006-1012, 2009

■ ENERGY CONSUMPTION OPTIMIZATION FOR BASIC ARITHMETIC CIRCUITS WITH TRANSISTOR SIZING BASED ON GENETIC ALGORITHM

Mahsa Geraeilootanha, Touraj Nikoobin Boroojeni, Keyvan Navi
International Journal of Recent Trends in Engineering (IJRTE, Vol.1, 2009

■ Efficient MRC-Based Residue to Binary Converters For the New Moduli Sets $(2n-1, 2n, 2n+1)$ and $(2n-1, 2n+1, 2n+2)$

Keyvan Navi, Mohammad Eshghi,
IEICE TRANSACTIONS ON INFORMATION AND SYSTEMS, Vol.92, 2009

■ Optimization of reversible BCD-Full adder /subtractor using genetic algorithm and don't care concept

Mohammad Eshghi, Keyvan Navi, ,
INTERNATIONAL JOURNAL OF QUANTUM INFORMATION, Vol.7, pp. 969-989, 2009

■ Two new low-power and high-performance full adders

Keyvan Navi,
Journal of Computers, Vol.4, 2009

■ A novel low-power full-adder cell for low voltage

Keyvan Navi, Mehrdad Maeen, Vahid Foroutan, Somayyeh Timarchi, Omid Kavehei
INTEGRATION-THE VLSI JOURNAL, Vol.42, pp. 457-467, 2009

■ ON THE DESIGN OF LOW POWER 1 BIT FULL ADDER CELL

MEHRDAD MAEEN, , Keyvan Navi
IEICE ELECTRONICS EXPRESS (MSRT BLACKLIST), Vol.6, pp. 1148-1154, 2009

■ EFFICIENT MRC BASED RESIDUE TO BINARY CONVERTERS FOR THE NEW MODULI SETS $(2n-1, 2n, 2n+1)$ AND $(2n-1, 2n+1, 2n+2)$

, , Keyvan Navi, Mohammad Eshghi
IEICE TRANSACTIONS ON INFORMATION AND SYSTEMS, 2009

■ MINIMIZATION AND OPTIMIZATION OF REVERSIBLE BCD FULL ADDER SUBTRACTOR USING GENETIC ALGORITHM AND DONT CARE CONCEPT

, , , Keyvan Navi
INTERNATIONAL JOURNAL OF QUANTUM INFORMATION, Vol.7, pp. 969-989, 2009

■ **Design of a Novel Fault Tolerant Reversible Full Adder for Nanotechnology Based Systems**

Keyvan Navi, Majid Haghparsat

WORLD APPLIED SCIENCES JOURNAL, Vol.3, pp. 114-118, 2008

■ **A Novel Fault Tolerant Reversible Gate For Nanotechnology Based Systems**

Keyvan Navi, Majid Haghparsat

AMERICAN JOURNAL OF APPLIED SCIENCES (MSRT BLACKLIST), Vol.5, pp. 519-523, 2008

■ **Low Power and High Performance 1-bit CMOS Full Adder Cell**

Keyvan Navi,

Journal of Computers, Vol.3, pp. 48-54, 2008

■ **A Novel Reversible BCD Adder For Nanotechnology Based Systems**

Keyvan Navi, Majid Haghparsat

AMERICAN JOURNAL OF APPLIED SCIENCES (MSRT BLACKLIST), Vol.5, pp. 282-288, 2008

■ **A new high dynamic range moduli set with efficient reverse converter**

Keyvan Navi, Arash Hariri,

COMPUTERS and MATHEMATICS WITH APPLICATIONS, Vol.35, pp. 660-668, 2008

■ **A novel current mode full adder based on majority function**

, Keyvan Navi

WORLD APPLIED SCIENCES JOURNAL, Vol.4, pp. 676-680, 2008

■ **An improved reverse converter for the moduli set $2n-1, 2n, 2n+1, 2n+1-1$**

, Keyvan Navi,

IEICE ELECTRONICS EXPRESS (MSRT BLACKLIST), Vol.5, pp. 672-677, 2008

■ **Optimized reversible multiplier circuit**

, Keyvan Navi,

JOURNAL OF CIRCUITS SYSTEMS AND COMPUTERS, Vol.18, pp. 311-323, 2008

■ **High-performance bridge-style full adder structure**

, Keyvan Navi

the smithsonian/NASA astrophysics data system, 2008

■ **High speed np-cmos and multi-output dynamic full adder cells**

Keyvan Navi,

COMPUTER SYSTEMS SCIENCE AND ENGINEERING, Vol.4, 2008

■ **Efficient carbon nanotube galois field circuit design**

Keyvan Navi,

IEICE ELECTRONICS EXPRESS (MSRT BLACKLIST), Vol.6, pp. 546-552, 2008

■ **Ultra high speed full adders**

Keyvan Navi, , Masoud Moayeri, Babak Mazloomnejad Meybodi, Omid Hashemipour tafreshi

IEICE ELECTRONICS EXPRESS (MSRT BLACKLIST), Vol.5, pp. 744-749, 2008

■ **Design of a novel reversible multiplier circuit using HNG gate in nanotechnology**

Majid Haghparsat, , Omid Hashemipour tafreshi, Keyvan Navi

WORLD APPLIED SCIENCES JOURNAL, Vol.3, pp. 974-978, 2008

■ **Optimized reversible multiplier circuit**

, , Keyvan Navi, Mohammad Eshghi

JOURNAL OF CIRCUITS SYSTEMS AND COMPUTERS, 2008

■ **The Effect of Quantum Interferences on Emitter Current of Resonant Tunneling Diode**

Mohammadjavad Sharifi, Keyvan Navi

WORLD APPLIED SCIENCES JOURNAL, Vol.3, pp. 969-973, 2008

■ **Minimization of Multiple Valued Decision Diagrams Based on Matrix Computation**

Keyvan Navi, , Seyed ebrahim Afjei, Hamid Khoorsand rahim zadeh

■ **The design of a High-performance full adder cell by combining common digital gates and majority function**

Keyvan Navi,
EUROPEAN JOURNAL OF SCIENTIFIC RESEARCH, Vol.23, pp. 627-639, 2008

■ **A six transistors full adder**

Keyvan Navi, , Babak Mazloomnejad Meybodi, , Omid Hashemipour tafreshi
WORLD APPLIED SCIENCES JOURNAL, Vol.4, pp. 142-149, 2008

■ **An efficient architecture for designing reverse converters based on a general**

Keyvan Navi, , Omid Hashemipour tafreshi, Ali Jalali
JOURNAL OF SYSTEMS ARCHITECTURE, Vol.54, pp. 929-934, 2008

■ **An efficient architecture for designing reverse converters based on a general three-moduli set**

, Keyvan Navi, Omid Hashemipour tafreshi, Ali Jalali
JOURNAL OF SYSTEMS ARCHITECTURE, Vol.54, pp. 929-934, 2008

■ **Improved Modulo $2n + 1$ Adder Design**

Somayyeh Timarchi, Keyvan Navi
International journal of computer and information science and engineering, Vol.2, pp. 158-165, 2008

■ **A High Speed and Low Cost Residue to Binary Converter Based on a New Moduli Set**

Keyvan Navi,
Journal of automation and system engineering, Vol.1, 2008

■ **Parallel Lagrange interpolation on k-ary n-cubes with maximum channel utilization**

, Hamid Sarbazi Azad, Ebrahim Khodaie, Keyvan Navi
JOURNAL OF SUPERCOMPUTING, 2008

■ **A novel mixed mode current and dynamic voltage full adder**

Keyvan Navi, ,
WORLD APPLIED SCIENCES JOURNAL, Vol.4, pp. 289-294, 2008

■ **Low Power Modulo $2(n + 1)$ Adder Based on Carry Save Diminished-One Number System**

Keyvan Navi, Somayeh Timarchi,
AMERICAN JOURNAL OF APPLIED SCIENCES (MSRT BLACKLIST), Vol.5, pp. 312-319, 2008

■ **A Novel Multiple Valued Logic OHRNS Modulo $r \times n$ Adder Circuit**

Keyvan Navi, ,
International journal of electronics circuits and systems, Vol.1, pp. 245-249, 2007

■ **Arithmetic Operators Introducing Full Swing High Speed Current Mode BiCMOS Technology**

Keyvan Navi,
Mathematical Problems of Computer Science Transaction, Vol.4, pp. 75-87, 2007

■ **Performance Modeling of Wormhole Hypermeshes Under Hotspot Traffic**

, , , Keyvan Navi
LECTURE NOTES IN ARTIFICIAL INTELLIGENCE, Vol.4649, pp. 290-302, 2007

■

Keyvan Navi, , Touraj Nikoobin Boroojeni
, pp. 59-66, 2007

■ **High Speed Full Swing Current Mode Bicomos Logical Operators**

Keyvan Navi, , Omid Hashemipour tafreshi
International journal of electronics Transaction A Basics, Vol.20, 2007

■ **A Novel Design for Quantum-dot Cellular Automata Cells and Full Adders**

Keyvan Navi, Seyed Mostafa Rahimi Azghadi,
AMERICAN JOURNAL OF APPLIED SCIENCES (MSRT BLACKLIST), Vol.7, pp. 3460-3468, 2007

■ **A fully parallel reverse converter**

■ A Novel High Speed 54*54 bit Multiplier

Keyvan Navi, Pouya Asadi
AMERICAN JOURNAL OF APPLIED SCIENCES (MSRT BLACKLIST), Vol.4, pp. 666-672, 2007

■ New Arithmetic Residue to Binary Converters

Keyvan Navi,
International journal of computer sciences and engineering systems, Vol.1, pp. 295-299, 2007

■ Application of car active suspension in vertical acceleration reduction of vehicle due to road excitation and its effect on human health

Keyvan Navi
International Journal of Scientific Research, Vol.16, pp. 429-434, 2006

■ کمپرسور ۲-۴ سریع مد مشترک

کیوان ناوی

نشریه علمی پژوهشی انجمن کامپیوتر ایران

■ تشخیص افراد اسپرگر از سالم با به کارگیری نظریه گراف بر روی تصاویر عملکردی مغز به روش تشدید مغناطیسی

جهانگیر مبارزپور، رضا خسروآبادی، رضا قادری، کیوان ناوی

تازه های علوم شناختی، نسخه ۱۲، صفحات: ۷۴-۸۳، ۱۳۹۷

■ بالانس XOR/XNOR متدی جدید در شناسایی رفتار زمانی مدارهای

کیوان ناوی

علوم و مهندسی کامپیوتر (انجمن کامپیوتر ایران)، نسخه ۵، صفحات: ۴۵-۵۹، ۱۳۸۶

■ طراحی یک فیلتر پایین گذر چبی شف درجه چهارم سوییچ خازنی با ساختار انتگرال گیر خود صفر شونده در ولتاژ تغذیه ۲/۱ ولت

امید هاشمی پورتفرشی، محمد رشتیان، کیوان ناوی

مهندسی برق و مهندسی کامپیوتر ایران، نسخه ۳، صفحات: ۱۷۸-۱۸۲، ۱۳۸۵

■ طراحی کمپرسور ۲-۴ با قابلیت مکمل دو مد جریان

کیوان ناوی

نشریه علمی پژوهشی انجمن کامپیوتر ایران، نسخه ۱ (الف)، صفحات: ۳۰-۳۷، ۱۳۸۴

■ دروازه های منطقی بسیار سریع مدجریان

کیوان ناوی، محسن کاظمی پارسا، آرش قربان نیا دلاور

نشریه علمی پژوهشی انجمن کامپیوتر ایران، نسخه ۳، صفحات: ۴۵-۵۰، ۱۳۸۳

مقالات علمی ارائه شده در همایش ها

■ ARGAN: Fast Converging GAN for Animation Style Transfer

Amirhossein Douzandeh Zenoozi, Keyvan Navi, Babak Majidi
The 12th Iranian and the second International Conference on Machine Vision and Image Processing, Vol.1, pp.1-5

■ Noise Margin Calculation in Multiple-Valued Logic

Mehdi Takbiri, Keyvan Navi, REZA FAGHIH MIRZAEI
10th International Conference on Computer and Knowledge Engineering (ICCKE 2020)

■ Multi-Input Fuzzy Min/Max Circuits Based on Carbon Nanotube FETs

Ali Bozorgmehr, Mohammad Hossein Moaiyeri, Keyvan Navi

The third international conference on Intelligent Decision Science, Vol.3, pp.1-6



Hesam Hasanpour, Ramak Ghavamizadeh meybodi, Sareh Asadi, Keyvan Navi
The third international conference on Intelligent Decision Science

■ **High speed low power and approximated current mode XOR in secure image applications based on CNT**

Ali Bozorgmehr, Ali Kargaran Dehkordi, Keyvan Navi
19th CSI International Symposium on Computer Architecture and Digital Systems (CADS17)

■ **Design and Evaluation of a 5-Input Majority Gate-Based Content-Addressable Memory Cell in Quantum-Dot Cellular Automata**

Milad Bagherian Khosroshahy, Mohammad Hossein Moaiyeri, Keyvan Navi
19th CSI International Symposium on Computer Architecture and Digital Systems (CADS17), pp.1-6

■ **Dramatically Low-Transistor-Count High-Speed Ternary Adders**

, Mohammad Hossein Moaiyeri, , Keyvan Navi, Omid Hashemipour tafreshi
IEEE International Symposium on Multiple-Valued Logic (ISMVL), pp.170-175

■ **Analytical performance evaluation of molecular logic circuits**

Mehdi Ghasemirahaghi, Mohammad Hossein Moaiyeri, Keyvan Navi
International Symposium on Computer Architecture and Digital Systems (CADS)

■ **An applicable high-efficient CNTFET-based full adder cell for practical environments**

Keyvan Navi, Mohammad Hossein Moaiyeri
International Symposium on Computer Architecture and Digital Systems (CADS), pp.7-12

■ **Implementation of reversible logic design in nanoelectronics on basis of majority gates**

Arman Roohi, Hossein Khademolhosseini, Samira Seyedsalehi, Keyvan Navi
International Symposium on Computer Architecture and Digital Systems (CADS), pp.1-6

■ **a novel combinational logic optimization for majority Gate-based Nanoelectronic Circuits Based on genetic Algorithm**

Keyvan Navi

■ **On the design of new low-power CMOS standard ternary logic gates**

Akbar Dosetaregan, Mohammad Hossein Moaiyeri, Keyvan Navi, Omid Hashemipour tafreshi
CSI Internationa Symposium on Computer Architecture and Digital Systems(CADS), pp.115-120

■ **Design and characterization of a novel inverter for nanoelectronic circuits**

raziyeh farazkish, fatemeh khodaparast, Keyvan Navi, Ali Jalali
International Conference on Nanotechnology Fundamentals and Applications

■ **An improved exponentiation algorithm for RSA cryptosystem**

s sepahvandi, M Hosseini zadeh, Keyvan Navi, Ali Jalali
International Conference on Research Challenges in Computer Science

■ **A NEW DESIGN OF REVERSE CONVERTER FOR A THREE MODULI SET**

, Sara Sezavar Dokht Farooghi, Keyvan Navi
ieeee 2009

■ **Maximally Redundant High-Radix Signed-Digit Adder New Algorithm and Implementation**

Somayyeh Timarchi, Keyvan Navi, Omid Kavehei
IEEE Computer Society Annual Symposium on VLSI (ISVLSI 2009), pp.97-102

■ **A novel structure for realization of a pseudo two path band-pass filter**

, Omid Hashemipour tafreshi, Keyvan Navi
2008 26th international conference on microelectronics

■ **Design of robust and high-performance 1-bit CMOS full ader for nanometer**

Keyvan Navi
IEEE computer society annual symposium on VLSI

■ **A New Two Phase Configuration for Switched Reluctance Motor with High Starting Torque**

Seyed ebrahim Afjei, Keyvan Navi, - -

The Seventh International Conference on Power Electronics and Drive Systems, pp.517-520

■ **Logic Optimization for Majority Gate-Based Nanoelectronic Circuits Based on Genetic Algorithm**

Mohammadreza Bonyadi, , Keyvan Navi, Seyed ebrahim Afjei

2nd International Conference on Electrical Engineering (ICEE 2007)

■ **Efficient Class of Redundant Residue Number**

Somayyeh Timarchi, Keyvan Navi

2007 IEEE International Symposium on Intelligent Signal Processing, pp.1-6

■ **Optimum quaternary galois field circuit design through carbon nano tube technology**

Keyvan Navi

Integrated design and process technology

■ **Reliable on-chip communication by multi-level redundant residue number system**

Keyvan Navi

Integrated design and process technology

■ **A New Design for 7 2 Compressors**

Keyvan Navi

ACS/IEEE International Conference on Computer Systems and Applications AICCSA 2007

■ **Logic Optimization for Majority Gate-Based Nanoelectronic Circuits Based on Genetic Algorithm**

Keyvan Navi

International Conference on Electrical Engineering (ICEE 2007)

■ **A new moduli set for residue number system**

Keyvan Navi

International Conference on Electrical Engineering (ICEE 2007)

■ **A Novel CMOS Full-Adder**

Keyvan Navi, O Kavehie, M Rouholamini, S Sahafi, S Mehrabi

20th International IEEE Conference on VLSI Design and 6th International Conference on ES Design

■ **A New Algorithm for nFET-Tree Reduction**

Keyvan Navi, O Kavehie, T Nikoubin, M Rouholamini

IEEE International Symposium on Parallel Computing in Electrical Engineering PARELEC 06

■ **Using Car Semi-active Suspension Systems to Decrease Undesirable Effects of road excitations on Human Health**

Keyvan Navi, S Sharifi Sede, R Sharifi Sede

The 2006 International Conference on Bioinformatics and Computational Biology

■ **Reducing Harmful Effects Of Road Excitations On Human Health By Designing Car Active Suspension Systems**

Keyvan Navi, S Sharifi Sede, R Sharifi Sede

The 2006 International Conference on Bioinformatics and Computational Biology

■ **New Design of RNS High Speed Multi Operand Adder**

Keyvan Navi, ,

14th Iranian Conference of Electrical Engineering

■ **Ultra high speed Saturating Counter**

Keyvan Navi, - -, S Bahrami, S Bakhtiari

14th Iranian Conference of Electrical Engineering

■ **Design Circuit Residue Number System in Current mode**

Keyvan Navi, ,

14th Iranian Conference of Electrical Engineering

■ **Multiple-valued Interconnection Network**

Keyvan Navi, O Kavehie, M Helmi, R Moraveji
2nd IEEE International Conference on Information Communication Technologies From Theory to Applications

■ Novel Architecture for IEEE-754 Standard

Keyvan Navi, O Kavehie, A.P Mirbaha, N Dadkhahi
2nd IEEE International Conference on Information Communication Technologies From Theory to Applications

■ A Novel DCVS Tree Reduction Algorithm

Keyvan Navi, O Kavehie, T Nikoubin, M Rouholamini
2nd IEEE International Conference on Information Communication Technologies From Theory to Applications

■ High-Speed Arithmetic Algorithms for Multiple-valued Logics in Mixed-Mode

Keyvan Navi, P Asadi, A.P Mirbaha, O Kavehie
2nd IEEE International Conference on Information Communication Technologies From Theory to Applications

■ A Simplified Modulo $(2n-1)$ Squaring Scheme for Residue Number System

Keyvan Navi, A Hariri, R Rastegar
The International IEEE Conference on Computer as a Tool 2005. EUROCON 2005

■ Very fast current mode logic gates

Keyvan Navi, Arash Ghorbannia Delavar
CSIT Conference 2005

■ VERY FAST CURRENT_MODE LOGIC GATES

, Keyvan Navi
CSIT Conference 2005

■ Cellular learning automata based evolutionary computing (CLA-EC) for intrinsic hardware evolution

Keyvan Navi, A Hariri, R Rastegar, M.S Zamani, M.R Meybodi
2005 IEEE NASA/DoD Conference on Evolvable Hardware 2005. Proceedings

■ A New Design for 27 2 Compressor

Keyvan Navi, O Kavehie
10th Annual Computer Society of Iran Computer Conf.

■ Implementation of a fast MAC for a GSM vocoder

Keyvan Navi, A Arfaee, A Akbari, H Noori
Proceedings of 9th Iranian conference on Electrical engineering

■ From multivalued current mode CMOS circuits to efficient voltage mode CMOS arithmetic operators

Keyvan Navi, D Etienneble
25th IEEE International Symposium on Multiple-Valued Logic 1995. Proceedings

■ Performance of CMOS current mode full adders

Keyvan Navi, A Kazemnejad, D Etienneble
Twenty-Fourth IEEE International Symposium on Multiple-Valued Logic 1994. Proceedings

■ CML current mode full adders for 2.5-V power supply

Keyvan Navi, A Kazeminejad, D Etienneble
Twenty-Fourth IEEE International Symposium on Multiple-Valued Logic 1994. Proceedings

■ Algorithms and multi-valued circuits for the multioperand addition in the binary stored-carry number system

Keyvan Navi, D Etienneble
11th IEEE Symposium on Computer Arithmetic

■ A basis for the comparison of binary and m-valued current mode circuits the multioperand addition with redundant number systems

Keyvan Navi, D Etienneble
Twenty-Third IEEE International Symposium on Multiple-Valued Logic

An ultra low power majority based Full Adder in NanoMagnetic Logic (NML) Technology ■

فرنوش فرزانه، کیوان ناوی

چهارمین کنفرانس ملی فناوری های نوین در مهندسی برق و کامپیوتر

■ بر اساس مخلوط سازی تیهگن چهارموج (CCNOT) گیت پیشنهادی برگشت پذیر توفولی

اشکان ابوالحسنی، عزالدین مهاجرانی، کیوان ناوی

بیست و پنجمین کنفرانس اپتیک و فوتونیک ایران و یازدهمین کنفرانس مهندسی و فناوری فوتونیک ایران، نسخه ۲۵، صفحات: ۹۱۳-۹۱۶

■ Ternary Versus Binary Multiplication with Current-Mode CNTFET-Based K-Valued Converters

رضا فقیه میرزایی، کیوان ناوی، moradi mona

صفحات: ۱۷-۲۲، IEEE International Symposium

■ Area-delay-power-aware adder placement method for RNS reverse converter design

کیوان ناوی، Mehdi Hosseinzadeh، Leonel Sousa، Amir Sabbagh Molahosseini، Azadeh Alsadat Emrani Zarandi

صفحات: ۲۲۳-۲۲۶، IEEE ۷th Latin American Symposium on Circuits Systems (LASCAS)، ۲۰۱۶

■ طراحی سلول های تمام جمع کننده تک بیتی با قابلیت اطمینان و کارایی بالا

محمدحسین معیری، کیوان ناوی

چهاردهمین کنفرانس ملی سالانه کامپیوتر انجمن کامپیوتر ایران

■ طراحی یک نمونه بردار و نگهدارنده دقیق به کمک تقویت کننده سوبیج شونده

محمد رشتیان، امید هاشمی پور تفرشی، کیوان ناوی

۲۰۰۸ ICEE شانزدهمین کنفرانس مهندسی برق

■ A new residue to binary converter based on mixed-radix conversion

کیوان ناوی

۳rd International conference on publication data ICTTA ۲۰۰۸

■ Efficient ternary gaois field circuit design through carbon nanotube technology

کیوان ناوی

۳rd International conference on publication data ICTTA ۲۰۰۸

■ A Novel Modulo $2n+1$ Adder Scheme

سمیه تیمارچی، کیوان ناوی

دوازدهمین کنفرانس بین المللی سالانه انجمن کامپیوتر ایران ۱۳۸۵

■ با استفاده از جمع کننده های بر اساس تسهیم کننده Wallace درخت

کیوان ناوی

دوازدهمین کنفرانس بین المللی انجمن کامپیوتر ایران

■ $(n-1)-2^{n-1}n$ سیستم اعداد مانده ای چند سطحی با مجموعه پیمانه (۲)

کیوان ناوی

دوازدهمین کنفرانس بین المللی انجمن کامپیوتر ایران

■ های با تعداد ورودی متغیر با استفاده از ساختار پل XOR الگوریتم طراحی

کیوان ناوی

■ طراحی شمارنده های اشباع شونده بسیار سریع با استفاده از ابزارهای تک الکترونی
کیوان ناوی، محمدجواد شریفی، داوود بهره پور، مهدی یعقوبی
دوازدهمین کنفرانس بین المللی انجمن کامپیوتر ایران، صفحات: ۸۰۴-۸۱۰

■ با استفاده از تسهیم کننده های ترانزیستور عبور MAC طراحی واحد
کیوان ناوی
دوازدهمین کنفرانس بین المللی انجمن کامپیوتر ایران

■ طراحی شمارنده های اشباع شونده بسیار سریع با استفاده از ابزارهای تک الکترونی
کیوان ناوی
دوازدهمین کنفرانس بین المللی انجمن کامپیوتر ایران

■ برای کاربرد های سریع Multi-expert ارائه معماری نوین ضرب کننده با استفاده از مدل سیستم
کیوان ناوی
دوازدهمین کنفرانس بین المللی انجمن کامپیوتر ایران

■ طراحی وپیاده سازی جدیدی از مدارات مد جریان سیستم اعداد مانده ای با پیمانه متغیر
کیوان ناوی
دوازدهمین کنفرانس بین المللی انجمن کامپیوتر ایران

■ ساخت دروازه های منطقی مختلط با دو خروجی همزمان مد ولتاژ و مد جریان
کیوان ناوی
دوازدهمین کنفرانس بین المللی انجمن کامپیوتر ایران

■ شش ترانزیستوری با تکیه بر طراحی زنجیره های کم مصرف و پرسرعت مدارهای حسابی XOR / XNOR طراحی جدید مدار
کیوان ناوی
دوازدهمین کنفرانس بین المللی انجمن کامپیوتر ایران

■ سیستم اعداد مانده ای چند سطحی وان هات ،
کیوان ناوی
دوازدهمین کنفرانس بین المللی انجمن کامپیوتر ایران

■ New Current –Mode Galois Field Multiplier
کیوان ناوی
دوازدهمین کنفرانس بین المللی انجمن کامپیوتر ایران

■ با استفاده از مفهوم توابع هم ارز DCVS طراحی شبکه های پایین بر بهینه
کیوان ناوی
دوازدهمین کنفرانس بین المللی انجمن کامپیوتر ایران

■ بالانس XOR/XNOR الگوریتم جدید ساینزبندی ترانزیستور برای مدارات ،
کیوان ناوی

دوازدهمین کنفرانس بین المللی انجمن کامپیوتر ایران

■ معکوس کننده های سه مقداری بسیار سری

کیوان ناوی

دوازدهمین کنفرانس بین المللی انجمن کامپیوتر ایران

■ طراحی جمع کننده با انتشار معکوس رقم نقلی در مد ولتاژ

کیوان ناوی

دوازدهمین کنفرانس بین المللی انجمن کامپیوتر ایران

■ اریگامی و الگوریتمهای رمزنگاری

کیوان ناوی

دوازدهمین کنفرانس بین المللی انجمن کامپیوتر ایران

■ معکوس کننده های سه مقداری بسیار سریع

کیوان ناوی، امید هاشمی پور تفرشی، سعید گرگین

دوازدهمین کنفرانس بین المللی انجمن کامپیوتر ایران، صفحات: ۹۶۰-۹۶۷

■ RNS طراحی جدید جمع کننده چند عملوندی سریع

مهدی حسین زاده، سمیه تیمارچی، امیرپاشا میربها، کیوان ناوی

۱۴th Iranian Conference on Electrical Engineering ICEE ۲۰۰۶

■ الگوریتم ضرب سریع پیمانه ای

کیوان ناوی

پانزدهمین کنفرانس مهندسی برق ایران

■ با مصرف توان کم CMOS ضرب کننده سریع

کیوان ناوی

پانزدهمین کنفرانس مهندسی برق ایران

■ CMOS جمع کننده سریع

کیوان ناوی، امید کاوه ای

چهاردهمین کنفرانس مهندسی برق ایران

■ ۱n برای پیمانه ۲ RNS مقاله طراحی جدید تفریق کننده

سمیه تیمارچی، کیوان ناوی، مهدی حسین زاده

یازدهمین کنفرانس بین المللی سالانه انجمن کامپیوتر ایران ۱۳۸۴

■ طراحی جدید برای کمپرسور ۳-۴

سمیه تیمارچی، کیوان ناوی

یازدهمین کنفرانس بین المللی سالانه انجمن کامپیوتر ایران ۱۳۸۴

■ کمپرسور ۲-۴ سریع مدمشترک

کیوان ناوی، امید کاوه ای، پویا اسدی

■ برای کمپرسور ۳-۴ VLSI طراحی جدید

کیوان ناوی، مهدی حسین زاده، سمیه تیمارچی
یازدهمین کنفرانس انجمن کامپیوتر ایران

■ طراحی مبنای ۳ مدار تمام جمع کننده م د جریان دو جهته

کیوان ناوی، آزاده منصوری
یازدهمین کنفرانس انجمن کامپیوتر ایران

■ n برای پیمانه ۱ ۲ RNS طراحی جدید تفریق کننده

کیوان ناوی، سمیه تیمارچی، مهدی حسین زاده
یازدهمین کنفرانس انجمن کامپیوتر ایران

■ A SIMPLIFIED MODULO(2^n-1)squaring scheme for residue number system

ا حریری، کیوان ناوی، ر رستگار
IEEE Eurocon

■ A novel ۵۴x۵۴-bit scalable multiplier architecture

امید کاوه ای، کیوان ناوی
سیزدهمین کنفرانس مهندسی برق ایران

پایان نامه ها و رساله های دکتری

■ کاهش اثر نویز در مدارهای چند مقداری
مهدی تکبیری

۱۴۰۱

■ طراحی مدارهای حسابی و منطقی کم توان مبتنی بر منطق نانومغناطیس

فرنوش فرزانه

۱۴۰۰

■ طراحی و پیاده سازی سیستم اعداد مانده ای کارا با در نظر گرفتن عملیات دشوار

محمدرضا طاهری

۱۳۹۹

■ سخت افزارهای فازی با مصرف توان پایین مبتنی بر ترانزیستورهای نانولوله کربنی

علی بزرگ مهر

۱۳۹۹

■ ارایه یک روش خوشه بندی مبتنی بر انرژی تراکم برای افزایش طول عمر شبکه های حسگر بی سیم

امیرعباس برادران کله

۱۳۹۹

■ پیشنهاد الگوریتم‌های داده‌کاوی مناسب برای داده‌های پزشکی، با تاکید بر اختلال وسواس – اجبار

حسام حسن پور

۱۳۹۸

■ مدل سازی مکانیزم رشد تصور حرکتی در دو گروه کودکان وبزرگسالان

جهانگیر مبارزپور

۱۳۹۸

■ طراحی مدارهای حسابی تمام نوری بر مبنای ساختارهای بلور فوتونی

حجت شریفی رستم آبادی

۱۳۹۷

■ ارائه متدولوژی طراحی مدارهای حسابی بر اساس (پای انحصاری) در فناوری های نانو

مهیا سام دلیری

۱۳۹۶

■ تحلیل واحد محاسباتی منطقی چهار ارزشی بر مبنای ترانزیستورهای نانولوله کربنی

فاضل شریفی رستم آبادی

۱۳۹۴

■ طراحی، سنتز و بهینه سازی مدارهای برگشت پذیر و کوانتومی

مریم زمردی مقدم

۱۳۹۳

■ با تمرکز بر مدارات تمام جمع کننده QCA ارائه روشی نوین جهت طراحی مدارات

سارا هاشمی

۱۳۹۳

■ طراحی مدارات تابع اکثریت چندورودی در آتاماتای سلولی کوانتومی و تکنولوژی نانو

عصام الخالدی

۱۳۹۳

■ ارائه روش طراحی جهت تسریع عملکرد مدارها در آتاماتای سلولی کوانتومی

محمد عاصی طهرانی

۱۳۹۲

■ مدارهای منطقی و حسابی کارآمد برای منطق چند ارزشی مبتنی بر ترانزیستورهای نانو لوله ی کربنی

محمد حسین معیری

۱۳۹۱

■ طراحی ضرب کننده های چند عملوندی و تحقق آن بر مبنای تکنولوژی نانو

محمد رضا رشادی تژاد

۱۳۹۱

■ بهبود کارآیی ضرب پیمانه ای در رمزنگاری بر پایه سیستم اعداد مانده ای

محمد اسمعیل دوست

۱۳۹۱

■ طراحی دروازه های منطقی کم مصرف ترکیبی مد جریان – ولتاژ بر اساس دروازه معکوس کننده

بابک مظلوم نژادمیبدی

۱۳۸۷

پایان نامه های کارشناسی ارشد

■ طراحی یک سلول تمام جمع کننده بسیار سریع یک بیتی

نوید احمدیان

۱۴۰۱

■ بهبود رفتار ریسک پذیری ناشی از نابرابری اقتصادی به کمک مداخلات تلنگر و تقویت کننده

سیده فاطمه سادات فریزنی

۱۴۰۱

به دست آوردن نیم جمع کننده تقریبی، نیم جمع کننده + تقریبی، نیم جمع کننده - تقریبی و نیم جمع کننده - - تقریبی توسط گیت های

■ و با منطق برگشت پذیر XOR/XNOR

آرپا اواساپیان

۱۴۰۱

■ cnfet طراحی مولد ضرب پاره ای در سیستم اعداد افزونه ای در تکنولوژی

سیده سعیده حسینی

۱۴۰۰

■ طراحی تمام جمع کننده و فشرده ساز با قابلیت تنظیم دقت محاسباتی

سینا حمیدیان فرد

۱۴۰۰

■ طراحی دروازه های پایه برگشت پذیر کوانتومی برای ضرب کننده های سهارزشی با نمایش متوازن

سیداحسان فقیه

۱۴۰۰

■ CNFET طراحی و پیاده سازی کارآمد دروازه های پایه حسابی نادقیق برای ضرب کننده های سه ارزشی در فناوری

آریتا ساعت چی طهرانی

۱۴۰۰

■ ارائه یک روش تشخیص ناهنجاری در شبکه های مبتنی بر پروتکل اینترنت

علیرضا لامعی

۱۳۹۹

■ CNFET ارائه روشی برای افزایش سرعت و کاهش مساحت دروازه‌های منطقی سه ارزشی به وسیله‌ی فناوری

آوا طاهریان

۱۳۹۹

■ چهار ورودی QCA با مقدار ثابت به منظور طراحی مدارات QCA استفاده از سلول های

حمید طاهری

۱۳۹۸

■ بررسی تغییرات توانایی اتخاذ دیدگاه فضایی دختران نوجوان با مداخله بازی جدی مسیریابی فضایی

لیلا فرمهینی فراهانی

۱۳۹۸

■ طراحی مدارهای حسابی تقریبی کم‌مصرف

امین آوان

۱۳۹۸

■ بررسی مکانیزم عملکردی مغز در هنگام ادراک هیجانی با استفاده از رویکرد اتصال متقابل فرکانس

احسان امامی

۱۳۹۸

■ طراحی و ارزیابی مبدل های آنالوگ به دیجیتال فلش در فناوری نانو

الهام رحمن

۱۳۹۸

طراحی زیرسیستم‌های محاسباتی چندمقداری کارائی بالا برای کاربردهای با مصرف توان پایین با استفاده از تکنولوژی ترانزیستورهای نانولوله

■ کربنی

محمد محسنی پور

۱۳۹۷

■ طراحی و پیاده‌سازی یک سلول یونیورسال با استفاده از ترانزیستور تک الکترونی

پوریا عباسی

۱۳۹۷

■ ارائه روشی مبتنی بر یادگیری ماشین برای پیش‌بینی نوسانات سهام در بازار بورس تهران

امیر پوریا

۱۳۹۷

■ بهینه‌سازی مدارات دیجیتال منطق چهارمقداری با استفاده از ترانزیستورهای نانولوله کربنی

احمد کریمی

۱۳۹۷

■ ارائه‌ی یک معماری دیجیتال از ادوات نادقیق به‌منظور شبیه‌سازی یادگیری تصادفی در یک هسته‌ی نوروسیناپسی

نسترن جان ثار

■ CNFET طراحی و پیاده‌سازی مدارات جمع‌کننده‌ی دهنده‌ی کارآمد در منطق سهمقداری با استفاده از تکنولوژی

مریم طولابی نژاد

۱۳۹۶

■ طراحی یک سلول تمام جمع‌کننده بر اساس دروازه‌ی اکثریت با ورودی زوج در فناوری اتوماتای سلولی کوانتومی

میثم مرادی

۱۳۹۵

■ طراحی و تحلیل کارایی جمع‌کننده کوانتومی برای پردازشگرهای برگشت‌پذیر مقیاس نانو

ویدا افتخاری وش

۱۳۹۵

■ خاص منظوره با استفاده از فناوری نانولوله‌های کربنی OR و XOR طراحی و پیاده‌سازی دروازه‌های

زهره احمدی پریدری

۱۳۹۵

■ CNFET و CMOS طراحی کمپرسور ۴:۲ کارآمد در فناوری

آرمینه آراسته

۱۳۹۵

■ طراحی یک سلول تمام جمع‌کننده‌ی تک بیتی تحمل‌پذیر خطا در مقیاس نانو به‌وسیله اتوماتای سلولی کوانتومی

الهام نصیریان

۱۳۹۵

■ با استفاده از محاسبه انرژی بین سلولی با هدف افزایش تحمل‌پذیری خطا QCA ارائه الگوریتم طراحی مدارهای :

گلناز رئیس‌نافچی

۱۳۹۵

■ طراحی مدارهای جمع‌کننده سه ارزشی مبتنی بر دروازه‌های عبور با استفاده از ترانزیستورهای نانو لوله کربنی

عطیه سادات پناهی

۱۳۹۵

■ تجزیه تعاملی تصویر به مولفه‌های ذاتی بر پایه خواص مواد

بیس حسینیان

۱۳۹۵

■ طراحی و مدلسازی نرم‌افزار شبیه‌ساز ساختارهای منطقی در اتوماتای سلولی مغناطیسی

مریم حدادگذرچی

۱۳۹۵

■ بهینه‌سازی مدارهای کوانتومی مبتنی بر تابع اکثریت با استفاده از الگوریتم‌های تکاملی

نگار سامی

■ بهبود کارایی زیرمدارات محاسباتی دیجیتال به کمک فناوری نانو و با استفاده از ترانزیستورهای نانو لوله کربنی

حسین خردمند

۱۳۹۴

■ QCA بهبود کارایی جمع‌کننده با انتشار معکوس رقم نقلی با تکنولوژی

زهر ا عباسی

۱۳۹۴

■ طراحی تابع اکثریت نه ورودی در تکنولوژی اتوماتای سلول کوانتومی با بکارگیری از تکنولوژی نانولوله‌های کربنی

میلاد باقریان خسروشاهی

۱۳۹۴

■ طراحی و شبیه سازی یک مدار مولد توازن نوین در آتوماتای سلولی کوانتومی

عاطفه واعظ شهرستانی

۱۳۹۴

■ طراحی مدارهای منطقی ترکیبی دو سطحی براساس دروازه‌های اکثریت و اقلیت با استفاده از فناوری نانو لوله‌های کربنی

فرشته اسمعیلی زینی

۱۳۹۴

■ ارتباطات مولکولی: تعامل همزمان دو گره با رسانه و مولکول هایی یکسان

بهنام خزائل

۱۳۹۴

■ طراحی و پیاده سازی مدارهای کوانتومی با تاکید بر روش های توصیف سطح بالا

سیداسماعیل موسوی خرمائی

۱۳۹۴

■ طراحی یک سلول تمام جمع کننده ی سه ارزشی پرسرعت با استفاده از ترانزیستور اثرمیدان نانو لوله ی کربنی

هادی فرحناک

۱۳۹۳

■ بهینه سازی مدارهای کوانتومی بر اساس معماری نزدیکترین همسایگی

مهنوش ترابی

۱۳۹۳

■ طراحی مدار جمع کننده سریال منطق چهار مقداری با استفاده از ترانزیستورهای نانو لوله های کربنی

شیمای صدیقیانی

۱۳۹۳

■ طراحی ساختارهای کارآمد مبتنی بر آتوماتای سلولی کوانتومی بر اساس سلول های سه الکترونی نوین

سعیدرضا خمر

■ الگوریتم کاهش فضای نمایش اطلاعات تصاویر متحرک بر مبنای خاصیت جمع زمانی چشم انسان

پذیره سرافراز

۱۳۹۳

■ جدید با استفاده از سلول های تک الکترون در تکنولوژی اتوماتای سلولی نقاط کوانتومی NOR و NAND طراحی دروازه های منطقی

زینب نمکی زاده اصفهانی

۱۳۹۳

■ ارائه الگوریتم نوین و معماری موازی جهت تقسیم دهمی بر یک عدد تک رقمی

حسن خالقی راد

۱۳۹۲

■ ارائه سلول جدید جهت پیاده سازی منطق فازی در آتاماتای سلولی کوانتومی

مریم غلامحسین تژادبیشه

۱۳۹۲

■ ارائه یک سلول تمام جمع کننده کارآمد با استفاده از ترانزیستور های نانو لوله کربنی

رضا علائی

۱۳۹۲

■ طراحی میان افزار بهبود یافته برای سیستم های تلویزیون دیجیتال موبایل

سالویا شادبخت

۱۳۹۱

■ طراحی و پیاده سازی مالتی پلکسر ماژولار با قابلیت تحمل پذیری خطا در آتاماتای سلولی کوانتومی

مرضیه باقرآذری

۱۳۹۱

■ طراحی و بهینه سازی دروازه ها و مدارات پایه منطقی برگشت پذیر

محمود کلماتی

۱۳۹۱

■ بهبود ضرب کننده مبتنی بر آرایه تپنده در فن آوری آتاماتای سلولی کوانتومی

یاسمین محمودی

۱۳۹۱

■ CNFET طراحی مدارهای رای اقلیت ۵،۳ و ۷ ورودی و مدارات منطقی مبتنی بر آن در فناوری

سمیرا شیرین آبادی فراهانی

۱۳۹۱

■ طراحی مدارهای یای انحصاری پنج ورودی به وسیله ترانزیستورهای نانو لوله ای کربنی

سیده روناک زرهون

■ طراحی و بهینه سازی مدارهای منطقی پایه بر اساس الکترونیک مولکولی

مهدی قاسمی رهقی

۱۳۹۱

■ SET طراحی مدارات چند ورودی کمپرسور به وسیله

مجتبی یادگاری

۱۳۹۰

■ QCA طراحی کمپرسور پیشرفته

فرنوش فرزانه

۱۳۹۰

■ با لیزر CNOT طراحی گیت برگشت پذیر

بهاره رنجبر

۱۳۹۰

■ ارایه مدل جدید گیت اکثریت در آتاماتای سلولی ملکولی چند مقداری

صفورا بهرامی

۱۳۹۰

■ ارایه مدل جدید برای پیاده سازی دروازه های منطقی برگشت پذیر با استفاده از فناوری نوری

سارا ولی پور ابراهیمی

۱۳۹۰

■ Quantum-dot cellular Automata طراحی مدارهای منطقی بهینه با استفاده از نانو فناوری

امیرمختار چعبی

۱۳۹۰

■ طراحی آینه ها و مبدل های ولتاژ با استفاده از شبکه های خازنی و بافر بر پایه ی نانولوله های کربنی

مژگان آشتیانی عراقی

۱۳۹۰

■ طراحی وپیاده سازی یک سلول تمام جمع کننده با استفاده از ترانزیستورهای تک الکترونی

فرزاد غضنفری

۱۳۹۰

■ ارایه مدل جدید برای معکوس کننده با پلاریزاسیون بهبود یافته

سیده ملیحه خاتمی

۱۳۹۰

■ طراحی مدارات شبکه اتصالات بین مداری چند مقداری در مد ولتاژ

اشکان طوسی مجرد

■ طراحی مدارات چند مقداری با استفاده از تکنولوژی نانو لوله های کربنی

امیر مومنی

۱۳۸۹

■ با استفاده از تکنولوژی نانو لوله های کربنی FullAdder Cells و majority function ، طراحی و پیاده سازی مدارات منطقی پایه

رابعه شریفی راد

۱۳۸۹

■ طراحی یک سلول تمام جمع کننده با استفاده از نانو لوله های کربنی

فاضل شریفی رستم آبادی

۱۳۸۹

■ مبدل معکوس برای مجموعه پیمانه های جدید VLSI طراحی و پیاده سازی

سمانه بخشایش

۱۳۸۹

■ در منطق چند مقداری QCA معرفی نوع جدیدی از سلولهای

محمد عاصی طهرانی

۱۳۸۸

■ تحقیق و بررسی و طراحی مدارات میان ارتباطی مد جریان

نازنین ملکوتی راد

۱۳۸۷

■ مدارهای منطقی و کمپرسورهای پل متقارن

نوشین دادخواهی

۱۳۸۶

■ SET طراحی مدارات چند مقداری بوسیله ترانزیستورهای

سیدمسیح هجری

۱۳۸۵

■ طراحی و بررسی مدارهای مجتمع پل

مریم حلمی خمیرانی

۱۳۸۴

اختراعات و اکتشافات

■ PLURALITY VOTER CIRCUIT

Mohsen Tanzify Foomany, Keyvan Navi, Omid Hashemipour tafreshi, Mohammad Hossein Moaiyeri

1397

